



María Engracia Gómez Requena

Generado desde: Universitat Politècnica de València

Fecha del documento: 23/05/2024

v 1.4.0

aa675728ff5e31676028a8cdf4ead8de

Este fichero electrónico (PDF) contiene incrustada la tecnología CVN (CVN-XML). La tecnología CVN de este fichero permite exportar e importar los datos curriculares desde y hacia cualquier base de datos compatible. Listado de Bases de Datos adaptadas disponible en <http://cvn.fecyt.es/>

**C****V****n**

CURRÍCULUM VÍTAE NORMALIZADO

aa675728ff5e31676028a8cdf4ead8de

María Engracia Gómez Requena

Apellidos:

Gómez Requena

Nombre:

María Engracia

Actividad docente

Dirección de tesis doctorales y/o proyectos fin de carrera

- 1** **Título del trabajo:** Photonic Interconnection Networks for Exascale Computers
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Duro Gómez, José
Calificación obtenida: SOBRESALIENTE
Fecha de defensa: 21/04/2021
Mención de calidad: Si
- 2** **Título del trabajo:** Adaptive Prefetching and Cache Partitioning for Multicore Processors
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Selfa Oliver, Vicent
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 05/10/2018
Mención de calidad: Si
- 3** **Título del trabajo:** Design of Efficient TLB-based Data Classification Mechanisms in Chip Multiprocessors
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Esteve García, Albert
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 10/07/2017
Mención de calidad: Si
- 4** **Título del trabajo:** Improvement of interconnection networks for clusters: direct-indirect hybrid topology and HoL-blocking reduction routing
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Peñaranda Cebrián, Roberto
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 03/03/2017
Mención de calidad: Si
- 5** **Título del trabajo:** Improving Energy and Area Scalability of the Cache Hierarchy in CMPs
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Valls Mompó, Joan Josep
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 02/03/2017
Mención de calidad: Si



- 6** **Título del trabajo:** Una Nueva Familia de Topologías Indirectas, Eficientes y Tolerantes a Fallos
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Bermúdez Garzón, Diego Fernando
Calificación obtenida: SOBRESALIENTE (cum laude)
Fecha de defensa: 15/12/2015
Mención de calidad: Si
- 7** **Título del trabajo:** Design Space Exploration for Networks On-chip
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Gilabert Villamón, Francisco
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 19/07/2011
Mención de calidad: No
- 8** **Título del trabajo:** ANALISIS DE TOPOLOGÍAS PARA REDES DE INTERCONEXIÓN DENTRO DEL CHIP
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universitat Politècnica de València
Alumno/a: GILABERT VILLAMON, FRANCISCO
Calificación obtenida: 9.5
Fecha de defensa: 12/11/2010
- 9** **Título del trabajo:** Low-Memory Techniques for Routing and Fault-Tolerance on the Fat-Tree Topology
Tipo de proyecto: Tesis Doctoral
Entidad de realización: Universitat Politècnica de València
Alumno/a: Gómez Requena, Crispín
Calificación obtenida: SOBRESALIENTE CUM LAUDE
Fecha de defensa: 18/10/2010
Mención de calidad: Si
- 10** **Título del trabajo:** TOLERANCIA A FALLOS EN TOPOLOGÍAS DE TIPO FAT-TREE
Tipo de proyecto: Trabajo conducente a obtención de DEA
Entidad de realización: Universitat Politècnica de València
Alumno/a: GOMEZ REQUENA, CRISPIN
Calificación obtenida: 10.0
Fecha de defensa: 02/04/2009



Experiencia científica y tecnológica

Grupos/equipos de investigación, desarrollo o innovación

Nombre del grupo: Grupo de Arquitecturas Paralelas - Dpto. De Informática De Sistemas Y Computadores

Actividad científica o tecnológica

Proyectos de I+D+i financiados en convocatorias competitivas de Administraciones o entidades públicas y privadas

- 1** **Nombre del proyecto:** SCALABLE MULTI-CHIP QUANTUM ARCHITECTURES ENABLED BY CRYOGENIC WIRELESS /QUANTUM - COHERENT NETWORK-IN PACKAGE (101099697)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): CARMEN GARCIA ALMUDEVER
Nº de investigadores/as: 6
Entidad/es financiadora/s:
COMISION DE LAS COMUNIDADES EUROPEA
Fecha de inicio: 01/06/2023 **Duración:** 3 años - 11 meses - 30 días
Cuantía total: 447.375 €
- 2** **Nombre del proyecto:** SERVIDORES Y REDES CON ALTA EFICIENCIA ENERGETICA PARA CENTROS DE PROCESOS DE DATOS (TED2021-130233B-C32)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Salvador Vicente Petit Martí; Julio Sahuquillo Borrás
Nº de investigadores/as: 14
Entidad/es financiadora/s:
AGENCIA ESTATAL DE INVESTIGACION
Fecha de inicio: 01/12/2022 **Duración:** 1 año - 11 meses - 29 días
Cuantía total: 223.445 €
- 3** **Nombre del proyecto:** TÉCNICAS INNOVADORAS PARA INFRAESTRUCTURAS, APLICACIONES Y SERVICIOS EN CENTROS DE DATOS Y SISTEMAS ALTAMENTE DISTRIBUIDOS (PID2021-123627OB-C51)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Julio Sahuquillo Borrás
Nº de investigadores/as: 15
Entidad/es financiadora/s:
AGENCIA ESTATAL DE INVESTIGACION
Fecha de inicio: 01/09/2022 **Duración:** 2 años - 11 meses - 30 días
Cuantía total: 242.000 €



- 4** **Nombre del proyecto:** Network Solution for Exascale Architectures (PCI2021-121934/955776)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): María Engracia Gómez Requena
Nº de investigadores/as: 6
Entidad/es financiadora/s:
AGENCIA ESTATAL DE INVESTIGACION
Fecha de inicio: 01/04/2021 **Duración:** 2 años - 11 meses - 30 días
Cuantía total: 161.000 €
- 5** **Nombre del proyecto:** NETWORK SOLUTION FOR EXASCALE ARCHITECTURES (955776)
Grado de contribución: Investigador/a
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): María Engracia Gómez Requena
Nº de investigadores/as: 8
Entidad/es financiadora/s:
COMISION DE LAS COMUNIDADES EUROPEA
Fecha de inicio: 01/04/2021 **Duración:** 2 años - 11 meses - 30 días
Cuantía total: 175.000 €
- 6** **Nombre del proyecto:** APLICACIÓN DE TÉCNICAS DE APRENDIZAJE PROFUNDO PARA MEJORAR LAS PRESTACIONES Y EFICIENCIA DE LA PREBÚSQUEDA DE PROCESADORES AVANZADOS (AICO/2021/266)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Salvador Vicente Petit Martí
Nº de investigadores/as: 7
Entidad/es financiadora/s:
GENERALITAT VALENCIANA
Fecha de inicio: 01/01/2021 **Duración:** 2 años - 11 meses - 30 días
Cuantía total: 72.000 €
- 7** **Nombre del proyecto:** TECNOLOGIAS INNOVADORAS DE PROCESADORES, ACELERADORES Y REDES, PARA CENTROS DE DATOS Y COMPUTACION DE ALTAS PRESTACIONES (RTI2018-098156-B-C51-AR)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín; Julio Sahuquillo Borrás
Nº de investigadores/as: 17
Entidad/es financiadora/s:
AGENCIA ESTATAL DE INVESTIGACION
Fecha de inicio: 01/01/2019 **Duración:** 3 años - 5 meses - 29 días
Cuantía total: 178.717 €
- 8** **Nombre del proyecto:** REDUCCIO DEL TEMPS D'EXECUCIO DE LES APLICACIONS ACTUANT SOBRE TECNOLOGIES INNOVADORES (AICO/2019/317)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Julio Sahuquillo Borrás
Nº de investigadores/as: 7
Entidad/es financiadora/s:
GENERALITAT VALENCIANA



Fecha de inicio: 01/01/2019
Cuantía total: 40.000 €

Duración: 2 años - 2 meses - 30 días

- 9** **Nombre del proyecto:** Planificación asimétrica de procesos para mejorar las prestaciones de sistemas multinúcleo SMT (SP20180140)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Josué Feliu Pérez

Nº de investigadores/as: 7

Entidad/es financiadora/s:

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/01/2019

Duración: 11 meses - 30 días

Cuantía total: 9.000 €

- 10** **Nombre del proyecto:** EUROPEAN EXASCALE SYSTEM INTERCONNECT AND STORAGE (671553)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Julio Sahuquillo Borrás

Nº de investigadores/as: 12

Entidad/es financiadora/s:

COMISION DE LAS COMUNIDADES EUROPEA

Fecha de inicio: 18/12/2018

Duración: 5 meses - 13 días

Cuantía total: 427.590,72 €

- 11** **Nombre del proyecto:** TECNICAS PARA LA MEJORA DE LAS PRESTACIONES, COSTE Y CONSUMO DE ENERGIA DE LOS SERVIDORES. (TIN2015-66972-C5-1-R)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 23

Entidad/es financiadora/s:

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/01/2016

Duración: 2 años - 11 meses - 30 días

Cuantía total: 201.344 €

- 12** **Nombre del proyecto:** CODISEÑO HARDWARE-SOFTWARE PARA PLANIFICACION EQUITATIVA EN PROCESADORES SMT MULTINUCLEO (TIN2014-62246-EXP)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Julio Sahuquillo Borrás

Nº de investigadores/as: 8

Entidad/es financiadora/s:

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/09/2015

Duración: 2 años - 3 meses - 30 días

Cuantía total: 42.350 €

- 13** **Nombre del proyecto:** AYUDA COMPLEMENTARIA DEL PROYECTO: MEJORA DE LA ARQUITECTURA DE SERVIDORES, SERVICIOS Y APLICACIONES. (ACOMP/2014/119)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 11

Entidad/es financiadora/s:

GENERALITAT VALENCIANA



Fecha de inicio: 01/01/2014
Cuantía total: 7.200 €

Duración: 11 meses - 30 días

14 Nombre del proyecto: INSTITUTO INTERUNIVERSITARIO DE INVESTIGACION E INNOVACION EN INGENIERIA INFORMATICA (IN6) (ISIC/2012/023)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 6

Entidad/es financiadora/s:
GENERALITAT VALENCIANA

Fecha de inicio: 14/02/2013

Duración: 1 año - 10 meses - 17 días

Cuantía total: 31.600 €

15 Nombre del proyecto: Mejora de la Arquitectura de Servidores, Servicios y Aplicaciones (TIN2012-38341-C04-01)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 34

Entidad/es financiadora/s:
MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/01/2013

Duración: 2 años - 11 meses - 30 días

Cuantía total: 244.296 €

16 Nombre del proyecto: INSTITUTO INTERUNIVERSITARIO DE INVESTIGACION E INNOVACION EN INGENIERIA INFORMATICA (IN6) (ISIC/2012/023)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Federico Silla Jiménez

Nº de investigadores/as: 6

Entidad/es financiadora/s:
GENERALITAT VALENCIANA; GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2012

Duración: 1 año - 1 mes - 13 días

Cuantía total: 20.000 €

17 Nombre del proyecto: ARQUITECTURAS DE SERVIDORES, APLICACIONES Y SERVICIOS (ACOMP/2012/080)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Juan López Rodríguez

Nº de investigadores/as: 12

Entidad/es financiadora/s:
GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2012

Duración: 11 meses - 30 días

Cuantía total: 8.000 €

18 Nombre del proyecto: ARQUITECTURA DE SERVIDORES, APLICACIONES Y SERVICIOS (TIN2009-14475-C04-01)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Pedro Juan López Rodríguez

Nº de investigadores/as: 38

Entidad/es financiadora/s:



MINISTERIO DE EDUCACION

Fecha de inicio: 01/01/2012**Duración:** 11 meses - 30 días**Cuantía total:** 0 €**19 Nombre del proyecto:** SW/HW extensions for virtualized heterogeneous multicore platforms (288574)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** María Engracia Gómez Requena**Nº de investigadores/as:** 13**Entidad/es financiadora/s:**

COMISION DE LAS COMUNIDADES EUROPEA

Fecha de inicio: 15/07/2011**Duración:** 3 años - 2 meses - 30 días**Cuantía total:** 455.197 €**20 Nombre del proyecto:** PROPUESTA Y EVALUACION DE TOPOLOGIAS HIBRIDAS PARA REDES DE INTERCONEXION DE GRAN TAMAÑO (PAID-06-10-2370)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** María Engracia Gómez Requena**Nº de investigadores/as:** 7**Entidad/es financiadora/s:**

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 01/11/2010**Duración:** 2 años - 11 meses - 10 días**Cuantía total:** 15.000 €**21 Nombre del proyecto:** MOD A: ORGANIZACION DE LAS XXI JORNADAS DE PARALELISMO (TIN2010-09892-E)**Grado de contribución:** Investigador/a**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** María Engracia Gómez Requena**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

MINISTERIO DE ASUNTOS ECONOMICOS Y TRANSFORMACION DIGITAL

Fecha de inicio: 01/07/2010**Duración:** 1 año - 4 meses**Cuantía total:** 10.000 €**22 Nombre del proyecto:** ARQUITECTURA DE SERVIDORES, APLICACIONES Y SERVICIOS (TIN2009-14475-C04-01)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** José Francisco Duato Marín**Nº de investigadores/as:** 37**Entidad/es financiadora/s:**

MINISTERIO DE EDUCACION

Fecha de inicio: 01/01/2010**Duración:** 3 años - 5 meses - 29 días**Cuantía total:** 855.228 €**23 Nombre del proyecto:** EXTENSION DE LA TECNOLOGIA DE RED HYPERTRANSPORT PARA LA MEJORA DE LA ESCALABILIDAD DE LOS SERVIDORES DE INTERNET (PROMETEO/2008/060)**Entidad de realización:** Universitat Politècnica de València



Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 13

Entidad/es financiadora/s:

GENERALITAT VALENCIANA

Fecha de inicio: 25/05/2009

Duración: 2 años - 7 meses - 2 días

Cuantía total: 754.500,9 €

24 Nombre del proyecto: ARQUITECTURAS FIABLES Y DE ALTAS PRESTACIONES PARA CENTROS DE PROCESO DE DATOS Y SERVIDORES DE INTERNET (ACOMP/2009/265)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 22

Entidad/es financiadora/s:

GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2009

Duración: 1 año

Cuantía total: 18.000 €

25 Nombre del proyecto: ARQUITECTURAS FIABLES Y DE ALTAS PRESTACIONES PARA CENTROS DE PROCESO DE DATOS Y SERVIDORES DE INTERNET (CSD2006-00046)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 40

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION

Fecha de inicio: 16/10/2006

Duración: 5 años - 8 meses - 30 días

Cuantía total: 1.655.000 €

26 Nombre del proyecto: MEJORA DE LA ARQUITECTURA DEL PROCESADOR Y DE LA RED DE INTERCONEXION DE LOS CLUSTERS DE PCS (TIN2006-15516-C04-01)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 26

Entidad/es financiadora/s:

MINISTERIO DE EDUCACION

Fecha de inicio: 01/10/2006

Duración: 3 años - 1 mes - 29 días

Cuantía total: 326.700 €

27 Nombre del proyecto: SCALABLE COMPUTER ARCHITECTURE (027648)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 18

Entidad/es financiadora/s:

COMISION DE LAS COMUNIDADES EUROPEA

Fecha de inicio: 01/01/2006

Duración: 4 años - 2 meses - 30 días

Cuantía total: 625.397,5 €

28 Nombre del proyecto: DISEÑO DE ESTRATEGIAS EFICIENTES DE TOLERANCIA A FALLOS EN TECNOLOGIAS DE RED DE ALTAS PRESTACIONES (PBC-05-007-2)

Entidad de realización: Universitat Politècnica de València



Nombres investigadores principales (IP, Co-IP,...): Antonio Robles Martínez

Nº de investigadores/as: 6

Entidad/es financiadora/s:

JUNTA DE COMUNIDADES DE CASTILLA LA MANCHA

Fecha de inicio: 22/06/2005

Duración: 2 años - 7 meses

Cuantía total: 14.950 €

29 Nombre del proyecto: MEJORA DE LAS PRESTACIONES Y ESCALABILIDAD DE LAS REDES DE INTERCONEXION PARA CLUSTERS DE PCS Y ENCAMINADORES IP (TIC2003-08154-C06-01)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 20

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 01/12/2003

Duración: 3 años - 2 meses

Cuantía total: 521.520 €

30 Nombre del proyecto: AYUDA AL GRUPO: GRUPO DE ARQUITECTURAS PARALELAS (GRUPOS03/026)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín

Nº de investigadores/as: 17

Entidad/es financiadora/s:

GENERALITAT VALENCIANA; GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2003

Duración: 2 años

Cuantía total: 15.438,79 €

31 Nombre del proyecto: MEJORA DE LAS TECNOLOGIAS DE RED PARA SERVIDORES DE ALTAS PRESTACIONES Y BAJO COSTE (CTIDIB/2002/288)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Antonio Robles Martínez

Nº de investigadores/as: 6

Entidad/es financiadora/s:

GENERALITAT VALENCIANA

Fecha de inicio: 01/01/2002

Duración: 2 años

Cuantía total: 21.737,97 €

32 Nombre del proyecto: ANALISIS DE LAS PRESTACIONES DE ENTORNOS WEB (TIC2001-1374-C03-02)

Entidad de realización: Universitat Politècnica de València

Nombres investigadores principales (IP, Co-IP,...): Ana Pont Sanjuan

Nº de investigadores/as: 9

Entidad/es financiadora/s:

MINISTERIO DE CIENCIA Y TECNOLOGIA

Fecha de inicio: 27/12/2001

Duración: 4 años

Cuantía total: 77.272,12 €

- 33** **Nombre del proyecto:** REDES DE ALMACENAMIENTO DE ALTAS PRESTACIONES: APLICACION A UN SERVIDOR HTTP (TIC2000-0472-C03-03)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Vicente Santonja Gisbert
Nº de investigadores/as: 4
Entidad/es financiadora/s: MINISTERIO DE CIENCIA Y TECNOLOGIA
Fecha de inicio: 28/12/2000 **Duración:** 3 años
Cuantía total: 40.388,01 €
- 34** **Nombre del proyecto:** MEJORA DE LAS PRESTACIONES Y SERVICIOS OFRECIDOS POR LAS REDES DE COMPUTADORES PERSONALES. DESARROLLO DE APLICACIONES MULTIMEDIA DISTRIBUIDAS (TIC2000-1151-C07-01)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): José Francisco Duato Marín
Nº de investigadores/as: 10
Entidad/es financiadora/s: MINISTERIO DE CIENCIA Y TECNOLOGIA
Fecha de inicio: 28/12/2000 **Duración:** 3 años
Cuantía total: 129.241,63 €
- 35** **Nombre del proyecto:** TECNOLOGIAS DE ALMACENAMIENTO Y ACCESO INALAMBRICO PARA BIBLIOTECAS DIGITALES (PPI-6-99 6240)
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Pietro Manzoni .
Nº de investigadores/as: 8
Entidad/es financiadora/s: UNIVERSIDAD POLITECNICA DE VALENCIA
Fecha de inicio: 01/12/1999 **Duración:** 2 años
Cuantía total: 7.813,16 €
- 36** **Nombre del proyecto:** BIBLIOTECAS DIGITALES (Desconocido)
Nombres investigadores principales (IP, Co-IP,...): Pietro Manzoni .
Nº de investigadores/as: 7
Entidad/es financiadora/s: UNIVERSIDAD POLITECNICA DE VALENCIA - VICERRECTORADO DE I+D
Fecha de inicio: 01/12/1999 **Duración:** 1 año
Cuantía total: 0 €
- 37** **Nombre del proyecto:** DISEÑO Y MODELADO DE SISTEMAS DE ALMACENAMIENTO BASADOS EN DISCOS
Entidad de realización: Universitat Politècnica de València
Nombres investigadores principales (IP, Co-IP,...): Vicente Santonja Gisbert
Nº de investigadores/as: 4
Entidad/es financiadora/s: UNIVERSIDAD POLITECNICA DE VALENCIA
Fecha de inicio: 03/12/1998 **Duración:** 11 meses - 25 días
Cuantía total: 3.005,06 €

38 Nombre del proyecto: DISEÑO Y MODELADO SISTEMAS DE ALMACENAMIENTO (Desconocido)**Nombres investigadores principales (IP, Co-IP,...):** Vicente Santonja Gisbert**Nº de investigadores/as:** 4**Entidad/es financiadora/s:**

UNIVERSIDAD POLITECNICA DE VALENCIA

Fecha de inicio: 03/12/1998**Duración:** 11 meses - 25 días**Cuantía total:** 3.005,06 €**Contratos, convenios o proyectos de I+D+i no competitivos con Administraciones o entidades públicas o privadas****1 Nombre del proyecto:** SIMULATED HYBRID MEMORY CONTROLLER (SHMC) AND PREFETCHING TC20210705020 (TC20210705020)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Julio Sahuquillo Borrás**Nº de investigadores/as:** 5**Entidad/es financiadora/s:**

HUAWEI TECHNOLOGIES CO., LTD

Fecha de inicio: 13/10/2021**Duración:** 1 año - 2 meses**Cuantía total:** 202.704 €**2 Nombre del proyecto:** RESEARCH & DEVELOPMENT AGREEMENT No: YBN20200951341**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Julio Sahuquillo Borrás**Nº de investigadores/as:** 7**Entidad/es financiadora/s:**

HISILICON TECHNOLOGIES CO., LTD

Fecha de inicio: 08/12/2020**Duración:** 1 año**Cuantía total:** 200.790 €**3 Nombre del proyecto:** FLOW CONTROL PROJECT AGREEMENT NUMBER YBN2020055120**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** José Francisco Duato Marín**Nº de investigadores/as:** 3**Entidad/es financiadora/s:**

HUAWEI TECHNOLOGIES CO., LTD

Fecha de inicio: 10/08/2020**Duración:** 2 años - 8 meses - 28 días**Cuantía total:** 58.866,5 €**4 Nombre del proyecto:** RESEARCH AND DEVELOPMENT AGREEMENT HF2019075066 (HF2019075066)**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** José Francisco Duato Marín**Nº de investigadores/as:** 2**Entidad/es financiadora/s:**

HUAWEI TECHNOLOGIES CO., LTD

Fecha de inicio: 25/12/2019**Duración:** 1 año**Cuantía total:** 70.195 €

**5 Nombre del proyecto:** RESEARCH & DEVELOPMENT AGREEMENT**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** Julio Sahuquillo Borrás**Nº de investigadores/as:** 8**Entidad/es financiadora/s:**

HUAWEI TECHNOLOGIES CO., LTD

Fecha de inicio: 02/05/2019**Duración:** 1 año - 2 meses**Cuantía total:** 185.233 €**6 Nombre del proyecto:** RESEARCH AND DEVELOPMENT AGREEMENT HF2018035212A1**Entidad de realización:** Universitat Politècnica de València**Nombres investigadores principales (IP, Co-IP,...):** José Francisco Duato Marín**Nº de investigadores/as:** 3**Entidad/es financiadora/s:**

HUAWEI TECHNOLOGIES CO., LTD

Fecha de inicio: 24/09/2018**Duración:** 1 año**Cuantía total:** 117.320 €

Resultados

Propiedad industrial e intelectual

1 Título propiedad industrial registrada: FAMILIA DE TOPOLOGÍAS HÍBRIDAS DE RED DE INTERCONEXIÓN PARA SUPERCOMPUTADORES, CENTROS DE PROCESO DE DATOS, SERVIDORES Y REDES DENTRO DEL CHIP**Tipo de propiedad industrial:** Patente de invención**Inventores/autores/obtentores:** Crispín Gómez Requena; María Engracia Gómez Requena; José Francisco Duato Marín; Pedro Juan López Rodríguez**Entidad titular de derechos:** UNIVERSIDAD POLITECNICA DE VALENCIA**Nº de solicitud:** P201031114**Fecha de registro:** 20/07/2010**2 Título propiedad industrial registrada:** Method and Switch for routing data packets in interconnection networks**Tipo de propiedad industrial:** Patente de invención**Inventores/autores/obtentores:** José Francisco Duato Marín; Francisco Gilabert Villamon; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez**Entidad titular de derechos:** UNIVERSIDAD POLITECNICA DE VALENCIA**Nº de solicitud:** US2009005991

Actividades científicas y tecnológicas

Producción científica

Publicaciones, documentos científicos y técnicos

- 1** LUCÍA PONS ESCAT; Salvador Vicente Petit Martí; Julio Pons Terol; María Engracia Gómez Requena; Julio Sahuquillo Borrás. A modular approach to build a hardware testbed for cloud resource management research. The Journal of Supercomputing (Online). 2023. ISSN 1573-0484. DOI: 10.1007/s11227-023-05856-2
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 2** LUCÍA PONS ESCAT; Josué Feliu Pérez; Julio Sahuquillo Borrás; María Engracia Gómez Requena; Salvador Vicente Petit Martí; Julio Pons Terol; Chaoyi Huang. Cloud White: Detecting and Estimating QoS Degradation of Latency-Critical Workloads in the Public Cloud. Future Generation Computer Systems. 138, pp. 13 - 25. 2023. ISSN 0167-739X. DOI: 10.1016/j.future.2022.08.012
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 3** Miguel Antonio Avargues Gutiérrez; Manel Lurbe Sempere; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Rui Yang; Xiaoping Zhu; Guanhao Wang; Julio Sahuquillo Borrás. Main memory controller with multiple media technologies for big data workloads. Journal of Big Data. 10, 2023. ISSN 2196-1115. DOI: 10.1186/s40537-023-00761-0
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 4** Manel Lurbe Sempere; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. DeepP: Deep Learning Multi-Program Prefetch Configuration for the IBM POWER 8. IEEE Transactions on Computers. 71, pp. 2646 - 2658. 2022. ISSN 0018-9340. DOI: 10.1109/TC.2021.3139997
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 5** LUCÍA PONS ESCAT; Josué Feliu Pérez; José Puche Lara; Chaoyi Huang; Salvador Vicente Petit Martí; Julio Pons Terol; María Engracia Gómez Requena; Julio Sahuquillo Borrás. Effect of Hyper-Threading in Latency-Critical Multithreaded Cloud Applications and Utilization Analysis of the Major System Resources. Future Generation Computer Systems. 131, pp. 194 - 208. 2022. ISSN 0167-739X. DOI: 10.1016/j.future.2022.01.025
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 6** José Duro Gómez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. Segment Switching: A New Switching Strategy for Optical HPC Networks. IEEE Access. 9, pp. 43095 - 43106. 2021. ISSN 2169-3536. DOI: 10.1109/ACCESS.2021.3058135
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 7** José Puche Lara; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. An efficient cache flat storage organization for multithreaded workloads for low power processors. Future Generation Computer Systems. 110, pp. 1037 - 1054. 2020. ISSN 0167-739X. DOI: 10.1016/j.future.2019.11.024
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 8** CARLOS NAVARRO SERRA; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. Bandwidth-Aware Dynamic Prefetch Configuration for IBM POWER8. IEEE Transactions on Parallel and Distributed Systems. 31, pp. 1970 - 1982. 2020. ISSN 1045-9219. DOI: 10.1109/TPDS.2020.2982392
Tipo de producción: Artículo científico **Tipo de soporte:** Revista

- 9** LUCÍA PONS ESCAT; Josué Feliu Pérez; José Puche Lara; Chaoyi Huang; Salvador Vicente Petit Martí; Julio Pons Terol; María Engracia Gómez Requena; Julio Sahuquillo. Understanding Cloud Workloads Performance in a Production like Environment. ArXiv.org e-Print archive. pp. 1 - 16. 2020. ISSN 2331-8422. DOI: 10.48550/arXiv.2010.05031
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 10** José Puche Lara; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena. FOS: a low-power cache organization for multicores. The Journal of Supercomputing (Online). 75, pp. 6542 - 6573. 2019. ISSN 1573-0484. DOI: 10.1007/s11227-019-02858-x
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 11** José Duro Gómez; José Antonio Pascual Pérez; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena. Modeling and Analysis of the Performance of Exascale Photonic Networks. Concurrency and Computation: Practice and Experience. 31, pp. 1 - 12. 2019. ISSN 1532-0626. DOI: 10.1002/cpe.4773
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 12** Vicent Selfa Oliver; Julio Sahuquillo Borrás; María Engracia Gómez Requena; Crispín Gómez Requena. Efficient Selective Multicore Prefetching under Limited Memory Bandwidth. Journal of Parallel and Distributed Computing. 120, pp. 32 - 43. 2018. ISSN 0743-7315. DOI: 10.1016/j.jpdc.2018.05.002
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 13** Albert Esteve Garcia; Alberto Ros Bardisa; Antonio Robles Martínez; María Engracia Gómez Requena. TokenTLB+CUP: A Token-Based Page Classification with Cooperative Usage Prediction. IEEE Transactions on Parallel and Distributed Systems. 29, pp. 1188 - 1201. 2018. ISSN 1045-9219. DOI: 10.1109/TPDS.2017.2782808
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 14** Roberto Peñaranda Cebrián; María Engracia Gómez Requena; Pedro Juan López Rodríguez; Ernst Gunnar Gran; Tor Skeie. A fault-tolerant routing strategy for k-ary n-direct s-indirect topologies based on intermediate nodes. Concurrency and Computation: Practice and Experience. 29, pp. 1 - 11. 2017. ISSN 1532-0626. DOI: 10.1002/cpe.4065
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 15** Vicent Selfa Oliver; Julio Sahuquillo Borrás; Salvador Vicente Petit Martí; María Engracia Gómez Requena. A Hardware Approach to Fairly Balance the Inter-Thread Interference in Shared Caches. IEEE Transactions on Parallel and Distributed Systems. 28, pp. 3021 - 3032. 2017. ISSN 1045-9219. DOI: 10.1109/TPDS.2017.2713778
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 16** Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena; Vicent Selfa Oliver. A research-oriented course on Advanced Multicore Architecture: Contents and active learning methodologies. Journal of Parallel and Distributed Computing. 105, pp. 63 - 72. 2017. ISSN 0743-7315. DOI: 10.1016/j.jpdc.2017.01.011
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 17** Joan Josep Valls Mompó; Alberto Ros Bardisa; María Engracia Gómez Requena; Julio Sahuquillo Borrás. The Tag Filter Architecture: An energy-efficient cache and directory design. Journal of Parallel and Distributed Computing. 100, pp. 193 - 202. 2017. ISSN 0743-7315. DOI: 10.1016/j.jpdc.2016.04.016
Tipo de producción: Artículo científico **Tipo de soporte:** Revista
- 18** Albert Esteve Garcia; Alberto Ros Bardisa; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. TLB-Based Temporality-Aware Classification in CMPs with Multilevel TLBs. IEEE Transactions on Parallel and Distributed Systems. 28, pp. 2401 - 2413. 2017. ISSN 1045-9219. DOI: 10.1109/TPDS.2017.2658576

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 19** Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez. XOR-based HoL-blocking Reduction Routing Mechanisms for Direct Networks. *Parallel Computing*. 67, pp. 57 - 74. 2017. ISSN 0167-8191. DOI: 10.1016/j.parco.2017.06.004

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 20** Diego Fernando Bermudez Garzon; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. A Family of Fault-Tolerant Efficient Indirect Topologies. *IEEE Transactions on Parallel and Distributed Systems*. 27, pp. 927 - 940. 2016. ISSN 1045-9219. DOI: 10.1109/TPDS.2015.2430863

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 21** Albert Esteve Garcia; Alberto Ros Bardisa; María Engracia Gómez Requena; Antonio Robles Martínez; J DUATO. Efficient TLB-Based Detection of Private Pages in Chip Multiprocessors. *IEEE Transactions on Parallel and Distributed Systems*. 27, pp. 748 - 761. 2016. ISSN 1045-9219. DOI: 10.1109/TPDS.2015.2412139

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 22** Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. The k-ary n-direct s-indirect family of topologies for large-scale interconnection networks. *The Journal of Supercomputing*. 72, pp. 1035 - 1062. 2016. ISSN 0920-8542

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 23** Crispín Gómez Requena; Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. A HoL-blocking aware mechanism for selecting the upward path in fat-tree topologies. *The Journal of Supercomputing (Online)*. 71, pp. 2339 - 2364. 2015. ISSN 1573-0484. DOI: 10.1007/s11227-014-1303-x

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 24** Crispín Gómez Requena; María Engracia Gómez Requena; Julio Sahuquillo Borrás. Bringing Real Processors to Labs. *Computer Applications in Engineering Education*. 23, pp. 724 - 732. 2015. ISSN 1061-3773. DOI: 10.1002/cae.21645

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 25** Joan Josep Valls Mompó; Alberto Ros Bardisa; Julio Sahuquillo Borrás; María Engracia Gómez Requena. PS directory: a scalable multilevel directory cache for CMPs. *The Journal of Supercomputing (Online)*. 71, pp. 2847 - 2876. 2015. ISSN 1573-0484. DOI: 10.1007/s11227-014-1332-5

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 26** Joan Josep Valls Mompó; Alberto Ros Bardisa; Julio Sahuquillo Borrás; María Engracia Gómez Requena. PS-Cache: an energy-efficient cache design for chip multiprocessors. *The Journal of Supercomputing (Online)*. 71, pp. 67 - 86. 2015. ISSN 1573-0484. DOI: 10.1007/s11227-014-1288-5

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 27** Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. Increasing the Effectiveness of Directory Caches by Avoiding the Tracking of Noncoherent Memory Blocks. *IEEE Transactions on Computers*. 62, pp. 482 - 495. 2013. ISSN 0018-9340. DOI: 10.1109/TC.2011.241

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 28** Julio Sahuquillo Borrás; María Engracia Gómez Requena; Salvador Vicente Petit Martí. OMHI 2012: First International Workshop on On-chip Memory Hierarchies and Interconnects: Organization, Management and Implementation. *Lecture Notes in Computer Science*. 7640, pp. 305 - 306. 2013. ISSN 0302-9743

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 29** Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; R. FERNÁNDEZ-PASCUAL; María Engracia Gómez Requena; MANUEL E. ACACIO SÁNCHEZ; Antonio Robles Martínez; JOSE MANUEL GARCÍA CARRASCO; José Francisco Duato Marín. Extending Magny-Cours Cache Coherence. IEEE Transactions on Computers. 61, pp. 593 - 606. 2012. ISSN 0018-9340. DOI: 10.1109/TC.2011.65

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 30** Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. How to reduce packet dropping in a bufferless NoC. Concurrency and Computation: Practice and Experience. 23, pp. 86 - 99. 2011. ISSN 1532-0626

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 31** Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. FT2EI: A Dynamic Fault-Tolerant Routing Methodology for Fat Trees with Exclusion Intervals. IEEE Transactions on Parallel and Distributed Systems. 20, pp. 802 - 817. 2009. ISSN 1045-9219

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 32** Crispín Gómez Requena; Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. Beyond Fat-tree: Unidirectional Load-Balanced Multistage Interconnection Network. IEEE Computer Architecture Letters. 7, pp. 49 - 52. 2008. ISSN 1556-6056. DOI: <http://doi.ieeecomputersociety.org/10.1109/L-CA.2008.8>

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 33** Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. An Efficient Fault-Tolerant Routing Methodology for Fat-tree Interconnection Networks. Lecture Notes in Computer Science. pp. 509 - 522. 2007. ISSN 0302-9743

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 34** María Engracia Gómez Requena; NILS AGNE NORDBOTTEN; José Flich Cardo; Pedro Juan López Rodríguez; Antonio Robles Martínez; José Francisco Duato Marín; Tor Skeie; OLAV LYSNE. A Routing Methodology for Achieving Fault Tolerance in Direct Networks. IEEE Transactions on Computers. 55, pp. 400 - 415. 2006. ISSN 0018-9340

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 35** María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. An Efficient Fault-Tolerant Routing Strategy for Tori and Meshes. Scalable Computing: Practice and Experience. 7, pp. 51 - 59. 2006. ISSN electronica

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 36** María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. An Efficient Routing Strategy for Tori and Meshes. Journal of Parallel and Distributed Computing. 66, pp. 907 - 921. 2006. ISSN 0743-7315

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 37** Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. On the Influence of the Selection Function on the Performance of Fat-trees. Lecture Notes in Computer Science. 4128/200, pp. 864 - 873. 2006. ISSN 0302-9743

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 38** NILS AGNE NORDBOTTEN; María Engracia Gómez Requena; José Flich Cardo; Pedro Juan López Rodríguez; Antonio Robles Martínez; José Francisco Duato Marín; Tor Skeie; OLAV LYSNE. A Fully Adaptive Fault-Tolerant Routing Methodology. Lecture Notes in Computer Science. pp. 341 - 356. 2004. ISSN 0302-9743

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 39** María Engracia Gómez Requena; José Francisco Duato Marín; José Flich Cardo; Pedro Juan López Rodríguez; Antonio Robles Martínez; NILS AGNE NORDBOTTEN; OLAV LYSNE; Tor Skeie. A new adaptive fault-tolerant methodology for direct networks. Lecture Notes in Computer Science. pp. 462 - 473. 2004. ISSN 0302-9743

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 40** María Engracia Gómez Requena; José Francisco Duato Marín; José Flich Cardo; Pedro Juan López Rodríguez; Antonio Robles Martínez; NILS AGNE NORDBOTTEN; OLAV LYSNE; Tor Skeie. An Efficient Fault-Tolerant Routing Methodology for Meshes and Tori. Computer architecture letters. 3, pp. 10 - 13. 2004. ISSN ?????

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 41** María Engracia Gómez Requena; José Flich Cardo; Antonio Robles Martínez; Pedro Juan López Rodríguez; José Francisco Duato Marín. Evaluation of Routing Algorithms for InfiniBand Networks. Lecture Notes in Computer Science. 2400, pp. 775 - 780. 2002. ISSN 0302-9743

Tipo de producción: Artículo científico**Tipo de soporte:** Revista

- 42** María Engracia Gómez Requena. Fault-tolerant networks. Encyclopedia of Parallel Computing. 6, pp. 1310 - 1316. Springer, 2011. ISBN 978-0-387-09765-7

Tipo de producción: Capítulo de libro**Tipo de soporte:** Libro

- 43** Francisco Gilabert Villamon; DANIELE LUDOVICI; María Engracia Gómez Requena; DAVIDE BERTOZZI. Topology Exploration. Designing Network-on-Chip Architectures in the Nanoscale Era. 4, pp. 89 - 134. Chapman and Hall/CRC Press, 2010. ISBN 978-1439837108

Tipo de producción: Capítulo de libro**Tipo de soporte:** Libro

- 44** María Engracia Gómez Requena; Vicente Santonja Gisbert. On the impact of workload burstiness on disk performance. Workload characterization of emerging computer applications. 9, pp. 182 - 201. Kluwer Academic Publisher, 2001. ISBN 0-7923-7315-4

Tipo de producción: Capítulo de libro**Tipo de soporte:** Libro

- 45** María Engracia Gómez Requena; Vicente Santonja Gisbert. Self-Similarity in I/O Workload: Analysis and Modeling. Workload characterization: methodology and case studies. 4, pp. 97 - 104. Desconocido, 1999. ISBN 0-7695-0450-7

Tipo de producción: Capítulo de libro**Tipo de soporte:** Libro

- 46** Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez. Exploring the Fat-tree Topology for Routing and Fault-Tolerance. Scholar's Press, 2013. ISBN 978-3-639-51702-6

Tipo de producción: Libro o monografía científica**Tipo de soporte:** Libro

- 47** María Engracia Gómez Requena. Técnicas de caracterización, modelado y generación de carga de acceso al sistema de almacenamiento. Servicio de Publicaciones de la UPV, 2001. ISBN 84-699-4200-X

Tipo de producción: Libro o monografía científica**Tipo de soporte:** Libro

Trabajos presentados en congresos nacionales o internacionales

- 1** **Título del trabajo:** Adaptación curricular de los títulos de la ETSINF a las nuevas Competencias Transversales de la UPV
Nombre del congreso: Jornada de Innovación Docente JIDINF 2023
Ciudad de celebración: Valencia, España,
Fecha de celebración: 29/12/2023
Estefanía Argente Villaplana; María Engracia Gómez Requena; José Hernández Orallo; Eduardo Vendrell Vidal; Andres Boza Garcia; Manuel Esteve Domingo; Jorge Ignacio Serrano Cobos; Vicente Pelechano Ferragud; Silvia Mª Terrasa Barrena. "Actas JIDINF 23 JORNADA DE INNOVACIÓN DOCENTE ETSINF 2023". pp. 103 - 114. Universitat Politècnica de València, ISSN 978-84-09-57848-1
- 2** **Título del trabajo:** Thread-to-Core Allocation in ARM Processors Buildings Synergistic Pairs
Nombre del congreso: 32nd International Conference on Parallel Architectures and Compilation Techniques (PACT 2023)
Ciudad de celebración: Vienna, Austria,
Fecha de celebración: 25/10/2023
Marta Navarro Edo; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "2023 32nd International Conference on Parallel Architecture and Compilation Techniques PACT 2023. Proceedings". pp. 335 - 336. IEEE, ISSN 979-8-3503-4254-3
- 3** **Título del trabajo:** Caracterización de prestaciones, interferencias y análisis de consumo energético en un procesador ARM Thunder X2
Nombre del congreso: XXXIII Jornadas de Paralelismo. Jornadas SARTECO 2023
Ciudad de celebración: Ciudad Real, España,
Fecha de celebración: 22/09/2023
Ibai Calero Quintana; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 2023". pp. 31 - 40. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0
- 4** **Título del trabajo:** Desarrollo de una infraestructura para la investigación en cloud computing
Nombre del congreso: XXXIII Jornadas de Paralelismo. Jornadas SARTECO 2023
Ciudad de celebración: Ciudad Real, España,
Fecha de celebración: 22/09/2023
LUCÍA PONS ESCAT; Salvador Vicente Petit Martí; Julio Pons Terol; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 2023". pp. 597 - 603. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0
- 5** **Título del trabajo:** Diseño de un controlador de memoria principal híbrido para aplicaciones de Big Data
Nombre del congreso: XXXIII Jornadas de Paralelismo. Jornadas SARTECO 2023
Ciudad de celebración: Ciudad Real, España,
Fecha de celebración: 22/09/2023
Manel Lurbe Sempere; Miguel Antonio Avargues Gutiérrez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 2023". pp. 405 - 413. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0
- 6** **Título del trabajo:** PANES(Parejas afINES): Estrategia de mejora de prestaciones en procesadores SMT de ARM
Nombre del congreso: XXXIII Jornadas de Paralelismo. Jornadas SARTECO 2023

Ciudad de celebración: Ciudad Real, España,

Fecha de celebración: 22/09/2023

Marta Navarro Edo; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 2023". pp. 99 - 106. Sociedad Española de Arquitectura y Tecnología de Computadores, ISSN 978-84-09-54466-0

7 Título del trabajo: Interference in the Public Cloud: Overcoming the Limitations of Black Boxes

Nombre del congreso: 19th International Summer School on Advanced Computer Architecture and Compilation for High-performance Embedded Systems (ACACES 2023)

Ciudad de celebración: Fiuggi, Italy,

Fecha de celebración: 15/07/2023

LUCÍA PONS ESCAT; Josué Feliu Pérez; Chaoyi Huang; Julio Sahuquillo Borrás; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Pons Terol. pp. 61 - 64.

8 Título del trabajo: SYNPA: Thread-to-Core Allocation in ARM Processor Building Synergistic Pairs

Nombre del congreso: 19th International Summer School on Advanced Computer Architecture and Compilation for High-performance Embedded Systems (ACACES 2023)

Ciudad de celebración: Fiuggi, Italy,

Fecha de celebración: 15/07/2023

Marta Navarro Edo; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. pp. 205 - 208.

9 Título del trabajo: Stratus: A Hardware/Software Infrastructure for Controlled Cloud Research

Nombre del congreso: 31st Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2023)

Ciudad de celebración: Naples, Italy,

Fecha de celebración: 03/03/2023

LUCÍA PONS ESCAT; Salvador Vicente Petit Martí; Julio Pons Terol; María Engracia Gómez Requena; Chaoyi Huang; Julio Sahuquillo Borrás. "31st Euromicro International Conference on Parallel, Distributed, and Network-Based Processing PDP 2023". pp. 299 - 306. IEEE Computer Society, ISSN 979-8-3503-3763-1

10 Título del trabajo: Análisis del impacto de una memoria cache en un controlador de memoria principal NVRAM

Nombre del congreso: XXXII Jornadas de Paralelismo. Jornadas SARTECO 2022

Ciudad de celebración: Alicante, España,

Fecha de celebración: 23/09/2022

Miguel Antonio Avargues Gutiérrez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 2022". pp. 361 - 368. Universidad de Alicante, ISSN 978-84-1302-185-0

11 Título del trabajo: Caracterización de prestaciones de aplicaciones paralelas de dispositivos móviles

Nombre del congreso: VI Jornadas de Computación Empotrada y Reconfigurable. Jornadas SARTECO 2022

Ciudad de celebración: Alicante, España,

Fecha de celebración: 23/09/2022

Marta Navarro Edo; LUCÍA PONS ESCAT; VICENTE LORENTE MACHI; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Pons Terol; Julio Sahuquillo Borrás. "Actas de las Jornadas SARTECO 2022". pp. 435 - 443. Universidad de Alicante, ISSN 978-84-1302-185-0

- 12 Título del trabajo:** Diseño y uso de redes neuronales para estimar las prestaciones en solitario de las aplicaciones
Nombre del congreso: XXXII Jornadas de Paralelismo. Jornadas SARTECO 2022
Ciudad de celebración: Alicante, España,
Fecha de celebración: 23/09/2022
Manel Lurbe Sempere; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 2022". pp. 427 - 434. Universidad de Alicante, ISSN 978-84-1302-185-0
- 13 Título del trabajo:** Euromicro Conference on Digital System Design
Nombre del congreso: 25th Euromicro Conference on Digital System Design (DSD 2022)
Ciudad de celebración: Maspalomas, España,
Fecha de celebración: 02/09/2022
María Engracia Gómez Requena; FRANCISCO J. QUILES FLOR; Julio Sahuquillo Borrás; Jesús Escudero Sahuquillo; Enrique Salvador Quintana Ortí; M. Katevenis; PEDRO JAVIER GARCÍA GARCÍA; Francisco José Alfaro Cortés; José Duro Gómez; José Luis Sánchez García. "Proceedings of the 2022 25th Euromicro Conference on Digital System Design". pp. 712 - 719. IEEE Computer Society, ISSN 978-1-6654-7404-7
- 14 Título del trabajo:** DeepP: Deep Learning Prefetch Configuration
Nombre del congreso: 18th International Summer School on Advanced Computer Architecture and Compilation for High-performance Embedded Systems (ACACES 2022)
Ciudad de celebración: Fiuggi, Italia,
Fecha de celebración: 16/07/2022
Manel Lurbe Sempere; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. pp. 23 - 26.
- 15 Título del trabajo:** Exploiting Hyper-Threading in the Public Cloud
Nombre del congreso: 18th International Summer School on Advanced Computer Architecture and Compilation for High-performance Embedded Systems (ACACES 2022)
Ciudad de celebración: Fiuggi, Italia,
Fecha de celebración: 16/07/2022
LUCÍA PONS ESCAT; Josué Feliu Pérez; Chaoyi Huang; Julio Pons Terol; María Engracia Gómez Requena; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás. pp. 147 - 150.
- 16 Título del trabajo:** A Neural Network to Estimate Isolated Performance from Multi-Program Execution
Nombre del congreso: 30th Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2022)
Ciudad de celebración: Valladolid, Spain,
Fecha de celebración: 11/03/2022
Manel Lurbe Sempere; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "30th Euromicro International Conference on Parallel, Distributed and Network-based Processing PDP 2022". pp. 63 - 66. IEEE Computer Society, ISSN 978-1-6654-6958-6
- 17 Título del trabajo:** Caracterización de las aplicaciones de latencia crítica Tailbench en un entorno cloud
Nombre del congreso: XXXI Jornadas de Paralelismo. Jornadas SARTECO 2020/21
Ciudad de celebración: Málaga, España,
Fecha de celebración: 24/09/2021
LUCÍA PONS ESCAT; Josué Feliu Pérez; Salvador Vicente Petit Martí; Julio Pons Terol; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 20/21: Málaga, 21 a 24 de Septiembre de 2021". pp. 503 - 512. Universidad de Málaga, ISSN 978-84-09-32487-3

- 18 Título del trabajo:** Configuración de prefetch para cargas multiprograma mediante aprendizaje profundo
Nombre del congreso: XXXI Jornadas de Paralelismo. Jornadas SARTECO 2020/21
Ciudad de celebración: Málaga, España,
Fecha de celebración: 24/09/2021
Manel Lurbe Sempere; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores: Actas de las Jornadas SARTECO 20/21: Málaga, 21 a 24 de Septiembre de 2021". pp. 153 - 162. Universidad de Málaga, ISSN 978-84-09-32487-3
- 19 Título del trabajo:** Impact of the Array Shape and Memory Bandwidth on the Execution time of CNN Systolic Arrays
Nombre del congreso: 23rd Euromicro Conference on Digital System Design (DSD 2020)
Ciudad de celebración: Online,
Fecha de celebración: 28/08/2020
Eduardo Yago; Pau Castelló; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Proceedings of the 23rd Euromicro Conference on Digital System Design (DSD 2020)". pp. 510 - 517. IEEE, ISSN 978-1-7281-9535-3
- 20 Título del trabajo:** FOS-Mt: Una Organización Eficiente de Cache para Aplicaciones Paralelas en Procesadores de Bajo Consumo
Nombre del congreso: XXX Jornadas de Paralelismo. Jornadas SARTECO 2019
Ciudad de celebración: Cáceres, España,
Fecha de celebración: 20/09/2019
José Puche Lara; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en Arquitectura y Tecnología de Computadores. Actas de las Jornadas SARTECO 2019". pp. 196 - 202. Universidad de Extremadura. Servicio de Publicaciones, ISSN 978-84-09-12127-4
- 21 Título del trabajo:** Caracterización de Cargas para Redes de Computación Exascale
Nombre del congreso: XXIX Jornadas de Paralelismo. Jornadas SARTECO 2018
Ciudad de celebración: Teruel, Spain,
Fecha de celebración: 14/09/2018
José Duro Gómez; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Avances en arquitectura y tecnología de computadores : actas de las Jornadas SARTECO 2018 : celebrado del 12 al 14 de Septiembre de 2018, en Teruel". pp. 405 - 412. Francisco José Martínez Rodríguez, ISSN 978-84-09-04334-7
- 22 Título del trabajo:** Mejora de las prestaciones del prefetcher para cargas multiprograma en el IBM POWER8
Nombre del congreso: XXIX Jornadas de Paralelismo. Jornadas SARTECO 2018
Ciudad de celebración: Teruel, Spain,
Fecha de celebración: 14/09/2018
CARLOS NAVARRO SERRA; Josué Feliu Pérez; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores : actas de las Jornadas SARTECO 2018 : celebrado del 12 al 14 de Septiembre de 2018, en Teruel". pp. 1 - 10. Francisco José Martínez Rodríguez, ISSN 978-84-09-04334-7
- 23 Título del trabajo:** P-FOS: Una Organización de Cache Eficiente para Procesadores Multinúcleo
Nombre del congreso: XXIX Jornadas de Paralelismo. Jornadas SARTECO 2018
Ciudad de celebración: Teruel, Spain,
Fecha de celebración: 14/09/2018
José Puche Lara; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores : actas de las Jornadas SARTECO 2018 :

celebrado del 12 al 14 de Septiembre de 2018, en Teruel". pp. 135 - 141. Francisco José Martínez Rodríguez, ISSN 978-84-09-04334-7

- 24 Título del trabajo:** Workload Characterization for Exascale Computing Networks
Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2018)
Ciudad de celebración: Orléans, France,
Fecha de celebración: 20/07/2018
José Duro Gómez; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Proceedings of the International Conference on High Performance Computing & Simulation (HPCS 2018)". pp. 383 - 389. IEEE Computer Society, ISSN 978-1-5386-7877-0
- 25 Título del trabajo:** The memory wall in multicore processors: mitigating the LLC interference with Intel CAT
Nombre del congreso: III ACM-W Informática para Tod@s (IPT 2018)
Ciudad de celebración: Madrid, Spain,
Fecha de celebración: 20/04/2018
LUCÍA PONS ESCAT; Vicent Selfa Oliver; Julio Sahuquillo Borrás; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Pons Terol. pp. 1 - 1.
- 26 Título del trabajo:** CUP: Un Predictor de Uso de Páginas basado en Tokens
Nombre del congreso: XXVIII Jornadas de Paralelismo. Jornadas SARTECO 2017
Ciudad de celebración: Málaga, Spain,
Fecha de celebración: 22/09/2017
Albert Esteve Garcia; Alberto Ros Bardisa; María Engracia Gómez Requena; Antonio Robles Martínez. "Avances en arquitectura y tecnología de computadores". pp. 267 - 273. Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), ISSN 978-84-697-4835-0
- 27 Título del trabajo:** FOS: Una nueva organización de cache con interconexión fotónica
Nombre del congreso: XXVIII Jornadas de Paralelismo. Jornadas SARTECO 2017
Ciudad de celebración: Málaga, Spain,
Fecha de celebración: 22/09/2017
José Puche Lara; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Avances en arquitectura y tecnología de computadores". pp. 283 - 292. Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), ISSN 978-84-697-4835-0
- 28 Título del trabajo:** Modelado de una Red Fotónica para Computación Exascale
Nombre del congreso: XXVIII Jornadas de Paralelismo. Jornadas SARTECO 2017
Ciudad de celebración: Málaga, Spain,
Fecha de celebración: 22/09/2017
José Duro Gómez; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Avances en arquitectura y tecnología de computadores". pp. 473 - 480. Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), ISSN 978-84-697-4835-0
- 29 Título del trabajo:** Particionado de cache mediante Intel Cache Allocation Technology para mejorar la equidad del sistema
Nombre del congreso: XXVIII Jornadas de Paralelismo. Jornadas SARTECO 2017
Ciudad de celebración: Málaga, Spain,
Fecha de celebración: 22/09/2017
Vicent Selfa Oliver; Julio Sahuquillo Borrás; Lieven Eeckhout; Salvador Vicente Petit Martí; María Engracia Gómez Requena. "Avances en arquitectura y tecnología de computadores". pp. 231 - 240. Sociedad de Arquitectura y Tecnología de Computadores (SARTECO), ISSN 978-84-697-4835-0

- 30 Título del trabajo:** Application Clustering Policies to Address System Fairness with Intel's Cache Allocation Technology
Nombre del congreso: 26th International Conference on Parallel Architectures and Compilation Techniques (PACT 2017)
Ciudad de celebración: Portland, USA,
Fecha de celebración: 13/09/2017
Vicent Selfa Oliver; Julio Sahuquillo Borrás; Lieven Eeckhout; Salvador Vicente Petit Martí; María Engracia Gómez Requena. "Proceedings 26th International Conference on Parallel Architectures and Compilation Techniques PACT 2017". pp. 194 - 205. IEEE, ISSN 978-1-5090-6764-0
- 31 Título del trabajo:** Modeling a Photonic Network for Exascale Computing
Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2017)
Ciudad de celebración: Génova, Italia,
Fecha de celebración: 21/07/2017
José Duro Gómez; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Proceedings 2017 International Conference on High Performance Computing & Simulation HPCS 2017". pp. 511 - 518. IEEE, ISSN 978-1-5386-3250-5
- 32 Título del trabajo:** A Directory Cache with Dynamic Private-Shared Partitioning
Nombre del congreso: 23rd IEEE International Conference on High Performance Computing, Data, and Analytics (HiPC 2016)
Ciudad de celebración: Hyderabad, India,
Fecha de celebración: 22/12/2016
Joan Josep Valls Mompó; María Engracia Gómez Requena; Alberto Ros Bardisa; Julio Sahuquillo Borrás. "Proceedings of the International Conference on High Performance Computing, Data, and Analytics 2016". pp. 382 - 391. IEEE, ISSN 978-1-5090-5411-4
- 33 Título del trabajo:** Mecanismo de clasificación de páginas basado en el paso de tokens entre TLBs
Nombre del congreso: XXVII Jornadas de Paralelismo. Jornadas SARTECO 2016
Ciudad de celebración: Salamanca, Spain,
Fecha de celebración: 16/09/2016
Albert Esteve Garcia; Alberto Ros Bardisa; Antonio Robles Martínez; María Engracia Gómez Requena. "Actas Jornadas SARTECO 2016". pp. 471 - 480. Universidad de Salamanca, ISSN 978-84-9012-626-4
- 34 Título del trabajo:** Modelado realista de una NoC fotónica en un entorno de simulación CMP detallado
Nombre del congreso: XXVII Jornadas de Paralelismo. Jornadas SARTECO 2016
Ciudad de celebración: Salamanca, Spain,
Fecha de celebración: 16/09/2016
José Puche Lara; Sergio Lechago Buendia; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Actas Jornadas SARTECO 2016". pp. 415 - 420. Universidad de Salamanca, ISSN 978-84-9012-626-4
- 35 Título del trabajo:** Particionado dinámico de cachés compartidas para maximizar la equidad entre tareas
Nombre del congreso: XXVII Jornadas de Paralelismo. Jornadas SARTECO 2016
Ciudad de celebración: Salamanca, Spain,
Fecha de celebración: 16/09/2016
Vicent Selfa Oliver; Julio Sahuquillo Borrás; María Engracia Gómez Requena; Salvador Vicente Petit Martí. "Actas Jornadas SARTECO 2016". pp. 455 - 460. Universidad de Salamanca, ISSN 978-84-9012-626-4

- 36 Título del trabajo:** Una nueva metodología para encaminamiento tolerante a fallos en topologías KNS
Nombre del congreso: XXVII Jornadas de Paralelismo. Jornadas SARTECO 2016
Ciudad de celebración: Salamanca, Spain,
Fecha de celebración: 16/09/2016
Roberto Peñaranda Cebrián; Ernst Gunnar Gran; Tor Skeie; María Engracia Gómez Requena; Pedro Juan López Rodríguez. "Actas Jornadas SARTECO 2016". pp. 335 - 343. Universidad de Salamanca, ISSN 978-84-9012-626-4
- 37 Título del trabajo:** A Low Complexity Cache Sharing Mechanism to Address System Fairness
Nombre del congreso: 25th International Conference on Parallel Architectures and Compilation Techniques (PACT 2016)
Ciudad de celebración: Haifa, Israel,
Fecha de celebración: 15/09/2016
Vicent Selfa Oliver; Julio Sahuquillo Borrás; Salvador Vicente Petit Martí; María Engracia Gómez Requena. "Proceedings of the 2016 International Conference on Parallel Architectures and Compilation". pp. 455 - 455. ACM, ISSN 978-1-4503-4121-9
- 38 Título del trabajo:** Accurately Modeling a Photonic NoC in a Detailed CMP Simulation Framework
Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2016)
Ciudad de celebración: Innsbruck, Austria,
Fecha de celebración: 22/07/2016
José Puche Lara; Sergio Lechago Buendia; Salvador Vicente Petit Martí; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "2016 International Conference on High Performance Computing & Simulation (HPCS)". pp. 387 - 394. IEEE, ISSN 978-1-5090-2088-1
- 39 Título del trabajo:** TokenTLB: A Token-Based Page Classification Approach
Nombre del congreso: 30th International Conference on Supercomputing (ICS 2016)
Ciudad de celebración: Istanbul, Turkey,
Fecha de celebración: 03/06/2016
Albert Esteve Garcia; Alberto Ros Bardisa; Antonio Robles Martínez; María Engracia Gómez Requena; José Francisco Duato Marín. "ICS '16 Proceedings of the 2016 International Conference on Supercomputing". pp. 1 - 13. ACM, ISSN 978-1-4503-4361-9
- 40 Título del trabajo:** A New Fault-Tolerant Routing Methodology for KNS Topologies
Nombre del congreso: 2nd IEEE International Workshop on High-Performance Interconnection Networks Towards the Exascale and Big-Data Era (HiPINEB 2016)
Ciudad de celebración: Barcelona, Spain,
Fecha de celebración: 12/03/2016
Roberto Peñaranda Cebrián; Ernst Gunnar Gran; Tor Skeie; María Engracia Gómez Requena; Pedro Juan López Rodríguez. "2016 2nd IEEE International Workshop on High-Performance Interconnection Networks Towards the Exascale and Big-Data Era". pp. 1 - 8. IEEE Computer Society Conference Publishing Services (CPS), ISSN 978-1-5090-2121-5
- 41 Título del trabajo:** A Simple Activation/Deactivation Prefetching Scheme for Chip Multiprocessors
Nombre del congreso: 24th Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2016)
Ciudad de celebración: Heraklion, Crete, Greece,
Fecha de celebración: 19/02/2016
Vicent Selfa Oliver; Crispín Gómez Requena; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "PDP 2016 - 24th Euromicro International Conference on Parallel, Distributed, and Network-Based Processing". pp. 143 - 150. IEEE, ISSN 978-1-4673-8776-7

- 42 Título del trabajo:** ATP: Una Asignatura Orientada a la Investigación en la Arquitectura de los Procesadores Multinúcleo
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,
Fecha de celebración: 25/09/2015
Julio Sahuquillo Borrás; Salvador Vicente Petit Martí; Vicent Selfa Oliver; María Engracia Gómez Requena. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 324 - 330. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2
- 43 Título del trabajo:** Estudio de exploración sobre la aplicación de la tecnología fotónica en NoCs
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,
Fecha de celebración: 25/09/2015
José Puche Lara; José Duro Gómez; María Engracia Gómez Requena; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 361 - 369. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2
- 44 Título del trabajo:** Explotación de la Localidad de Banco en Cargas Multiprogramadas
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,
Fecha de celebración: 25/09/2015
José Duro Gómez; José Puche Lara; Vicent Selfa Oliver; María Engracia Gómez Requena; Salvador Vicente Petit Martí; Julio Sahuquillo Borrás. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 305 - 312. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2
- 45 Título del trabajo:** Metodologías y Métricas de Prestaciones Para Evaluar Cargas Multiprogramadas
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,
Fecha de celebración: 25/09/2015
Vicent Selfa Oliver; Julio Sahuquillo Borrás; María Engracia Gómez Requena; Crispín Gómez Requena. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 318 - 323. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2
- 46 Título del trabajo:** PS-Cache: Un diseño energético eficiente para caches en CMPs
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,
Fecha de celebración: 25/09/2015
Joan Josep Valls Mompó; Alberto Ros Bardisa; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 73 - 81. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2
- 47 Título del trabajo:** Reducción del HoL-blocking con encaminamiento adaptativo
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,
Fecha de celebración: 25/09/2015
Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 111 - 117. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2
- 48 Título del trabajo:** Temporal-Aware TLB-Based Private Page Classification in CMPs
Nombre del congreso: XXVI Jornadas de Paralelismo
Ciudad de celebración: Córdoba,

Fecha de celebración: 25/09/2015

Albert Esteve Garcia; Alberto Ros Bardisa; María Engracia Gómez Requena; Antonio Robles Martínez. "Actas-XXVI Edición de las Jornadas de Paralelismo (JP2015)". pp. 14 - 23. Pedro del Río Obejo (Copisterías Don Folio), ISSN 978-84-16017-52-2

49 Título del trabajo: Speeding-up the fault-tolerance analysis of interconnection networks

Nombre del congreso: International Conference on High Performance Computing & Simulation (HPCS 2015)

Ciudad de celebración: Amsterdam, the Netherlands,

Fecha de celebración: 24/07/2015

Diego Fernando Bermudez Garzon; Crispín Gómez Requena; Pedro Juan López Rodríguez; María Engracia Gómez Requena. "Proceedings of the 2015 International Conference on High Performance Computing & Simulation (HPCS 2015)". pp. 160 - 167. IEEE Catalog Number: CFP1578H-CDR, ISSN 978-1-4673-7811-6

50 Título del trabajo: Methodologies and Performance Metrics to Evaluate Multiprogram Workloads

Nombre del congreso: 23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2015)

Ciudad de celebración: Turku, Finland,

Fecha de celebración: 06/03/2015

Vicent Selfa Oliver; Julio Sahuquillo Borrás; Crispín Gómez Requena; María Engracia Gómez Requena. "23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing". pp. 150 - 154. Conference Publishing Services, ISSN 978-1-4799-8491-6

51 Título del trabajo: Row Tables: Design Choices to Exploit Bank Locality in Multiprogram Workloads

Nombre del congreso: 23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2015)

Ciudad de celebración: Turku, Finland,

Fecha de celebración: 06/03/2015

PAULA NAVARRO ALFONSO; Vicent Selfa Oliver; Julio Sahuquillo Borrás; María Engracia Gómez Requena; Crispín Gómez Requena. "23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing". pp. 22 - 26. Conference Publishing Services, ISSN 978-1-4799-8491-6

52 Título del trabajo: The Tag Filter Cache: An Energy-Efficient Approach

Nombre del congreso: 23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2015)

Ciudad de celebración: Turku, Finland,

Fecha de celebración: 06/03/2015

Joan Josep Valls Mompó; Julio Sahuquillo Borrás; Alberto Ros Bardisa; María Engracia Gómez Requena. "23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing". pp. 182 - 189. Conference Publishing Services, ISSN 978-1-4799-8491-6

53 Título del trabajo: XORAdap: A HoL-Blocking Aware Adaptive Routing Algorithm.

Nombre del congreso: 23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2015)

Ciudad de celebración: Turku, Finland,

Fecha de celebración: 06/03/2015

Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez. "23rd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing". pp. 48 - 52. Conference Publishing Services, ISSN 978-1-4799-8491-6

54 Título del trabajo: On the Reduction of HoL-blocking in Direct Topologies with Deterministic Routing

Nombre del congreso: XXV Jornadas de Paralelismo

Ciudad de celebración: Valladolid, Spain,

Fecha de celebración: 19/09/2014

Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las XXV Jornadas de Paralelismo". pp. 423 - 432. Universidad de Valladolid, ISSN 978-84-697-0329-8

55 Título del trabajo: HoL-blocking Avoidance Routing Algorithms in Direct Topologies

Nombre del congreso: 16th IEEE International Conference on High Performance Computing and Communications (HPCC 2014)

Ciudad de celebración: Paris, France,

Fecha de celebración: 22/08/2014

Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of 16th IEEE International Conference on High Performance and Communications". pp. 11 - 18. IEEE, ISSN 978-1-4799-6123-8

56 Título del trabajo: FT-RUFT: A Performance and Fault-tolerant Efficient Indirect Topology

Nombre del congreso: 22nd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing (PDP 2014)

Ciudad de celebración: Turín,

Fecha de celebración: 14/02/2014

Diego Fernando Bermudez Garzon; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "2014 22nd Euromicro International Conference on Parallel, Distributed, and Network-Based Processing". pp. 405 - 409. IEEE Computer Society Conference Publishing Services (CPS), ISSN 978-1-4799-2728-9

57 Título del trabajo: Temporal-Aware Mechanism to Detect Private Data in Chip Multiprocessors

Nombre del congreso: 42nd International Conference on Parallel Processing (ICPP 2013)

Ciudad de celebración: Lyon, France,

Fecha de celebración: 04/10/2013

Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. "Proceedings". pp. 562 - 571. IEEE Computer Society CPS, ISSN 978-0-7695-5117-3

58 Título del trabajo: Deterministic versus adaptive routing in direct topologies

Nombre del congreso: XXIV Jornadas de Paralelismo

Ciudad de celebración: Madrid,

Fecha de celebración: 20/09/2013

Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las XXIV Jornadas de Paralelismo". pp. 115 - 120. Universidad Complutense de Madrid, ISSN 978-84-695-8330-2

59 Título del trabajo: Diseño de mecanismos de prebúsqueda adaptativos bajo gestión eficiente de memoria para procesadores multinúcleo

Nombre del congreso: XXIV Jornadas de Paralelismo

Ciudad de celebración: Madrid,

Fecha de celebración: 20/09/2013

Vicent Selfa Oliver; PAULA NAVARRO ALFONSO; Crispín Gómez Requena; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Actas de las XXIV Jornadas de Paralelismo". pp. 43 - 48. Universidad Complutense de Madrid, ISSN 978-84-695-8330-2

60 Título del trabajo: KNS: Familia de Topologías Híbridas para la Interconexión de Redes de Gran Escala

Nombre del congreso: XXIV Jornadas de Paralelismo

Ciudad de celebración: Madrid,

Fecha de celebración: 20/09/2013



Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las XXIV Jornadas de Paralelismo". pp. 109 - 114. Universidad Complutense de Madrid, ISSN 978-84-695-8330-2

- 61 Título del trabajo:** PS-cache: An energy-efficient cache design for chip multiprocessors
Nombre del congreso: 22nd International Conference on Parallel Architectures and Compilation Techniques (PACT 2013)
Ciudad de celebración: Edimburgo, Escocia,
Fecha de celebración: 11/09/2013
Joan Josep Valls Mompó; Alberto Ros Bardisa; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Proceedings of the 22nd international conference on Parallel architectures and compilation techniques (PACT '13)". pp. 407 - 407. IEEE Press, ISSN 978-1-4799-1021-2
- 62 Título del trabajo:** Exploiting Parallelization on Address Translation: Shared Page Walk Cache
Nombre del congreso: Second International Workshop on On-chip memory hierarchies and interconnects: organization, management and implementation (OMHI2013). in conjunction with Euro-Par 2013
Ciudad de celebración: Aachen, Germany,
Fecha de celebración: 30/08/2013
Albert Esteve Garcia; María Engracia Gómez Requena; Antonio Robles Martínez. "Euro-Par 2013: Parallel Processing Workshops". pp. 430 - 440. Springer Lecture Notes in Computer Science Volume 8374, ISSN 978-3-642-54419-4
- 63 Título del trabajo:** Deterministic Routing with HoL-Blocking-Awareness for Direct Topologies.
Nombre del congreso: International Conference on Computational Science (ICCS 2013): "Computation at the Frontiers of Science"
Ciudad de celebración: Barcelona,
Fecha de celebración: 07/06/2013
Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Procedia Computer Science". pp. 2521 - 2524. Elsevier, ISSN 1877-0509
- 64 Título del trabajo:** A New Methodology for Studying Realistic Processors in Computer Science Degrees
Nombre del congreso: 27th IEEE International Parallel & Distributed Processing Symposium (IPDPS 2013)
Ciudad de celebración: Boston, Massachusetts USA,
Fecha de celebración: 24/05/2013
Crispín Gómez Requena; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "IEEE 27th International Parallel and Distributed Processing Symposium, Workshops and PhD Forum". pp. 1283 - 1290. IEEE, ISSN 978-0-7695-4979-8
- 65 Título del trabajo:** IODET: A HoL-blocking-aware Deterministic Routing Algorithm for Direct Topologies
Nombre del congreso: 18th IEEE International Conference on Parallel and Distributed Systems (ICPADS 2012)
Ciudad de celebración: Singapur,
Fecha de celebración: 19/12/2012
Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "2012 IEEE 18th International Conference on Parallel and Distributed Systems". pp. 702 - 703. IEEE, ISSN 978-1-4673-4565-1
- 66 Título del trabajo:** PS-Dir: A Scalable Two-Level Directory Cache
Nombre del congreso: 21st International Conference on Parallel Architectures and Compilation Techniques (PACT 2012)
Ciudad de celebración: Minneapolis, MN, USA,
Fecha de celebración: 23/09/2012



Joan Josep Valls Mompó; Alberto Ros Bardisa; Julio Sahuquillo Borrás; María Engracia Gómez Requena; José Francisco Duato Marín. "The 21st International Conference on Parallel Architectures and Compilation Techniques (PACT 2012)". pp. 451 - 452. IEEE Computer Society, ISSN 978-1-4503-1182-3

67 Título del trabajo: El directorio PS: Una caché de directorio multinivel escalable para CMPs

Nombre del congreso: XXIII Jornadas de Paralelismo

Ciudad de celebración: Elche,

Fecha de celebración: 21/09/2012

Joan Josep Valls Mompó; Alberto Ros Bardisa; Julio Sahuquillo Borrás; María Engracia Gómez Requena. "Actas de las XXIII Jornadas de Paralelismo JP 2012". pp. 442 - 447. Universidad Miguel Hernández, ISSN 978-84-695-4471-6

68 Título del trabajo: Una Nueva Metodología para el Estudio de Procesadores Realistas en las Titulaciones de Informática

Nombre del congreso: XXIII Jornadas de Paralelismo

Ciudad de celebración: Elche,

Fecha de celebración: 21/09/2012

Crispín Gómez Requena; Mónica Serrano Gómez; María Engracia Gómez Requena; Julio Sahuquillo Borrás. "Actas de las XXIII Jornadas de Paralelismo JP 2012". pp. 507 - 512. Universidad Miguel Hernández, ISSN 978-84-695-4471-6

69 Título del trabajo: Towards an Efficient Fat-Tree like Topology

Nombre del congreso: International European Conference on Parallel and Distributed Computing (Euro-Par 2012)

Ciudad de celebración: Rodas, Grecia,

Fecha de celebración: 31/08/2012

Crispín Gómez Requena; María Engracia Gómez Requena; Diego Fernando Bermudez Garzon; Pedro Juan López Rodríguez; José Francisco Duato Marín. "18th International Conference, Euro-Par 2012. Lecture Notes in Computer Science, Vol. 7484". pp. 716 - 728. Springer, ISSN 978-3-642-32820-6

70 Título del trabajo: Detecting Sharing Patterns in Industrial Parallel Applications for Embedded Heterogeneous Multicore Systems

Nombre del congreso: 1st International Workshop on On-chip memory hierarchies and interconnects: organization, management and implementation (OMHI 2012)

Ciudad de celebración: Rodas, Grecia,

Fecha de celebración: 27/08/2012

Albert Esteve Garcia; María Engracia Gómez Requena; María Soler Heredia; Antonio Robles Martínez; José Flich Cardo. "Lecture Notes in Computer Science (LNCS), volume 7640". pp. 317 - 326. Springer, ISSN 978-3-642-36949-0

71 Título del trabajo: A New Family of Hybrid Topologies for Large-Scale Interconnection Networks

Nombre del congreso: 11th Annual IEEE International Symposium on Network Computing and Applications (NCA 2012)

Ciudad de celebración: Cambridge, MA USA,

Fecha de celebración: 25/08/2012

Roberto Peñaranda Cebrián; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "2012 IEEE 11th International Symposium on Network Computing and Applications". pp. 220 - 227. IEEE, ISSN 978-0-7685-4773-2

72 Título del trabajo: Memory coherence and compression in the vRtical Project

Nombre del congreso: 8th International Summer School on Advanced Computer Architecture and Compilation for Embedded Systems

Ciudad de celebración: Fiuggi, Italia,

Fecha de celebración: 14/07/2012

Albert Esteve Garcia; María Soler Heredia; María Engracia Gómez Requena; Antonio Robles Martínez; José Flich Cardo. "8th International Summer School on Advanced Computer Architecture and Compilation for Embedded Systems". pp. 263 - 266. Academia Press, ISSN 978-90-382-1987-5

- 73 Título del trabajo:** Cache Miss Characterization in Hierarchical Large-Scale Cache-Coherent Systems
Nombre del congreso: 10th IEEE International Symposium on Parallel and Distributed Processing with Applications (ISPA 2012)

Ciudad de celebración: Madrid,

Fecha de celebración: 13/07/2012

Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. "Proceedings of the IEEE 10th International Symposium on Parallel and Distributed Processing with Applications". pp. 691 - 696. IEEE, ISSN 978-0-7695-4701-5

- 74 Título del trabajo:** Characterization of Cache Misses in Large-Scale Cache-Coherent Servers

Nombre del congreso: Fourth Swedish Workshop on Multicore Computing (MCC'11)

Ciudad de celebración: Linköping, Sweden,

Fecha de celebración: 25/11/2011

Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. "Proceedings". pp. 1 - 4.

- 75 Título del trabajo:** A Cooperative and Scalable Built-In Self-Test Architecture for NoCs

Nombre del congreso: XXII Jornadas de Paralelismo (2011)

Ciudad de celebración: La Laguna (ESPAÑA),

Fecha de celebración: 07/09/2011

Crispín Gómez Requena; ALESSANDRO STRANO; DANIELE LUDOVICI; Michele Favalli; María Engracia Gómez Requena; DAVIDE BERTOZZI; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings". pp. 215 - 220. Servicio de Publicaciones. Universidad de La Laguna, Tenerife, ISSN 978-84-694-1791-1

- 76 Título del trabajo:** Overcoming the Scalability Constraints of Coherence Protocols of Commodity Systems

Nombre del congreso: XXII Jornadas de Paralelismo (2011)

Ciudad de celebración: La Laguna (ESPAÑA),

Fecha de celebración: 07/09/2011

Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. "Proceedings". pp. 203 - 208. Servicio de Publicaciones. Universidad de La Laguna, Tenerife, ISSN 978-84-694-1791-1

- 77 Título del trabajo:** Overriding the Coherence Protocol to Improve Directory Caches

Nombre del congreso: XXII Jornadas de Paralelismo (2011)

Ciudad de celebración: La Laguna (ESPAÑA),

Fecha de celebración: 07/09/2011

Blas Antonio Cuesta Sáez; Alberto Ros Bardisa; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. "Proceedings". pp. 197 - 202. Servicio de Publicaciones. Universidad de La Laguna, Tenerife, ISSN 978-84-694-1791-1

- 78 Título del trabajo:** Increasing the effectiveness of directory caches by deactivating coherence for private memory blocks

Nombre del congreso: 38th annual international symposium on Computer architecture

Ciudad de celebración: San Jose, California, EEUU,

Fecha de celebración: 08/06/2011

Blas Antonio Cuesta Sáez; Alberto Ros Bardisa; María Engracia Gómez Requena; Antonio Robles Martínez; José Francisco Duato Marín. "Proceedings of the". pp. 93 - 104. ACM, ISSN 978-1-4503-0472-6

79 Título del trabajo: Exploiting Network-on-Chip structural redundancy for a cooperative and scalable built-in self-test architecture

Nombre del congreso: 2011 Design, Automation and Test in Europe

Ciudad de celebración: Grenoble, France,

Fecha de celebración: 18/03/2011

ALESSANDRO STRANO; Crispín Gómez Requena; DANIELE LUDOVICI; Michele Favalli; María Engracia Gómez Requena; DAVIDE BERTOZZI. "Proceedings". pp. 661 - 666. IEEE Computer Society Press, ISSN 978-1-61284-208-0

80 Título del trabajo: EMC2: Extending Magny-Cours Coherence for Large-Scale Servers

Nombre del congreso: 17th International Conference on High Performance Computing (HiPC 2010)

Ciudad de celebración: Goa, India,

Fecha de celebración: 17/12/2010

Alberto Ros Bardisa; Blas Antonio Cuesta Sáez; R. FERNÁNDEZ-PASCUAL; María Engracia Gómez Requena; MANUEL E. ACACIO SÁNCHEZ; Antonio Robles Martínez; JOSE MANUEL GARCÍA CARRASCO; José Francisco Duato Marín. "Proceedings". pp. 1 - 9. IEEE computer society, ISSN 978-1-4244-8519-2

81 Título del trabajo: Contrasting topologies for regular interconnection networks under the constraints of nanoscale silicon technology

Nombre del congreso: 3rd International Workshop on Network on Chip Architectures

Ciudad de celebración: Atlanta, USA,

Fecha de celebración: 04/12/2010

DANIELE LUDOVICI; G.N. GAYDADJIEV; Francisco Gilabert Villamon; María Engracia Gómez Requena; DAVIDE BERTOZZI. "Proceedings". pp. 37 - 42. IEEE/ACM, ISSN 978-1-4503-0397-2

82 Título del trabajo: Techniques for Packet Dropping Reduction in a Bufferless NoC

Nombre del congreso: XXI Jornadas de Paralelismo

Ciudad de celebración: Valencia, España,

Fecha de celebración: 07/09/2010

Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; J DUATO. "Actas de las XXI Jornadas de Paralelismo". pp. 1 - 9. IBERGARCETA PUBLICACIONES, S.L., ISSN 978-84-92812-49-3

83 Título del trabajo: Improved Utilization of NoC Channel Bandwidth by Switch Replication for Cost-Effective Multi-Processor Systems-on-Chip

Nombre del congreso: 4th ACM/IEEE International Symposium on Networks-on-Chip (NoCS 2010)

Ciudad de celebración: Grenoble, France,

Fecha de celebración: 03/05/2010

Francisco Gilabert Villamon; María Engracia Gómez Requena; SIMONE MEDARDONI; DAVIDE BERTOZZI. "Proceeding of the 4th ACM/IEEE International Symposium on Networks-on-Chip". pp. 165 - 172. IEEE Computer Society, ISSN 978-0-7695-4053-5

84 Título del trabajo: Simple and Efficient Implementation of Virtual Channels for NoCs

Nombre del congreso: 7th International System-on-Chip (SoC) Conference, Exhibit & Workshops

Ciudad de celebración: Newport Beach, Estados Unidos,

Fecha de celebración: 04/11/2009

Francisco Gilabert Villamon; SIMONE MEDARDONI; María Engracia Gómez Requena; DAVIDE BERTOZZI. pp. 1 - 1. Savant Company Inc,

- 85 Título del trabajo:** On the feasibility of fat-tree topologies for Networks-on-chip
Nombre del congreso: XX Jornadas de Paralelismo
Ciudad de celebración: La Coruña, España,
Fecha de celebración: 18/09/2009
Francisco Gilabert Villamon; DANIELE LUDOVICI; SIMONE MEDARDONI; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; G.N. GAYDADJIEV; DAVIDE BERTOZZI. "Actas DE LAS XX JORNADAS DE PARALELISMO". pp. 183 - 188. Servicio de Publicaciones, Universidade da Coruña, ISSN 84-9749-346-8
- 86 Título del trabajo:** RUFT: Reduced Unidirectional Fat-Tree
Nombre del congreso: XX Jornadas de Paralelismo
Ciudad de celebración: La Coruña, España,
Fecha de celebración: 18/09/2009
Crispín Gómez Requena; Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas DE LAS XX JORNADAS DE PARALELISMO". pp. 213 - 218. Servicio de Publicaciones, Universidade da Coruña, ISSN 84-9749-346-8
- 87 Título del trabajo:** Assessing fat-tree topologies for regular network-on-chip design under nanoscale technology constraints
Nombre del congreso: 2009 Design, Automation and Test in Europe
Ciudad de celebración: Nice, France,
Fecha de celebración: 20/04/2009
DANIELE LUDOVICI; Francisco Gilabert Villamon; SIMONE MEDARDONI; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; G.N. GAYDADJIEV; DAVIDE BERTOZZI. "Proceedings". pp. 562 - 565. IEEE Computer Society, ISSN 978-1-4244-3781-8
- 88 Título del trabajo:** Analysis of Topologies in the Performance of On-Chip Networks
Nombre del congreso: 3rd Workshop on Interconnection Network Architectures: On-Chip, Multi-Chip (INA-OCMC 2009)
Ciudad de celebración: Paphos, Chipre,
Fecha de celebración: 25/01/2009
Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Handouts of HiPEAC NoE". pp. 66 - 464. HiPEAC NoE,
- 89 Título del trabajo:** Butterfly vs. Unidirectional Fat-Trees for Networks-on-Chip: not a Mere Permutation of Outputs
Nombre del congreso: 3rd Workshop on Interconnection Network Architectures: On-Chip, Multi-Chip (INA-OCMC 2009)
Ciudad de celebración: Paphos, Chipre,
Fecha de celebración: 25/01/2009
DANIELE LUDOVICI; Francisco Gilabert Villamon; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; G.N. GAYDADJIEV. "Handouts of HiPEAC NoE". pp. 0 - 0. HiPEAC NoE,
- 90 Título del trabajo:** An Efficient Switching Technique for NoCs with Reduced Buffer Requirements
Nombre del congreso: 14th IEEE International Conference on Parallel and Distributed Systems
Ciudad de celebración: Melbourne, Australia,
Fecha de celebración: 08/12/2008
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the 14th IEEE International Conference on Parallel and Distributed Systems". pp. 713 - 720. IEEE Computer Society Press, ISSN 978-0-7695-3434-3

- 91 Título del trabajo:** RUFT: Simplifying the Fat-tree Topology
Nombre del congreso: 14th IEEE International Conference on Parallel and Distributed Systems
Ciudad de celebración: Melbourne, Australia,
Fecha de celebración: 08/12/2008
Crispín Gómez Requena; Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the 14th IEEE International Conference on Parallel and Distributed Systems". pp. 153 - 160. IEEE Computer Society Press, ISSN 978-0-7695-3434-3
- 92 Título del trabajo:** COMPETENCIAS DEL INGENIERO TÉCNICO EN INFORMÁTICA Y ESTUDIO DE LA CONTRIBUCIÓN DE LAS ASIGNATURAS
Nombre del congreso: V Congreso Iberoamericano de Docencia Universitaria
Ciudad de celebración: Valencia, España,
Fecha de celebración: 31/10/2008
Juan Luís Posadas Yagüe; Silvia Mª Terrasa Barrena; Ramón Esteban Romero; Ramón Pascual Mollá Vaya; Matilde Celma Giménez; José Vicente Benlloch Dualde; María José Vicent López; María Engracia Gómez Requena. "Actas V Congreso Iberoamericano de Docencia Universitaria - "Enseñar y aprender en la enseñanza del siglo XXI"". pp. 1 - 9. Universidad Politécnica de Valencia, ISSN 978-84-691-8101-0
- 93 Título del trabajo:** BPS: A New Switching Technique for NoCs
Nombre del congreso: XIX Jornadas de Paralelismo
Ciudad de celebración: Castellón, España,
Fecha de celebración: 17/09/2008
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las Jornadas". pp. 1 - 9. Publicacions de la Universitat Jaume I, ISSN 978-84-8021-676-0
- 94 Título del trabajo:** High-Dimensional Topologies for NoCs
Nombre del congreso: XIX Jornadas de Paralelismo
Ciudad de celebración: Castellón, España,
Fecha de celebración: 17/09/2008
Francisco Gilabert Villamon; SIMONE MEDARDONI; DAVIDE BERTOZZI; LUCA BENINI; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las Jornadas". pp. 0 - 0. Publicacions de la Universitat Jaume I, ISSN 978-84-8021-676-0
- 95 Título del trabajo:** Reducing Packet Dropping in a Bufferless NoC
Nombre del congreso: The 14th International European Conference on Parallel and Distributed Computing (Euro-Par 2008)
Ciudad de celebración: Las Palmas de Gran Canaria, Es,
Fecha de celebración: 27/08/2008
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the Euro-Par 2008. Lecture Notes in Computer Systems". pp. 899 - 909. Springer, ISSN 978-3-540-85450-0
- 96 Título del trabajo:** Reducing the Buffer Requirements in On-Chip Networks
Nombre del congreso: 4th International Summer School on Advanced Computer Architecture and Compilation for Embedded Systems (ACACES 2008)
Ciudad de celebración: L'Aquila, Italia,
Fecha de celebración: 13/07/2008
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the ACACES 2008". pp. 255 - 258. HiPEAC NoE, ISSN 978-90-382-1288-3

- 97 Título del trabajo:** Exploring High-Dimensional Topologies for NoC Design Through an Integrated Analysis and Synthesis Framework
Nombre del congreso: 2nd IEEE International Symposium on Networks-on-Chip (NoCS 2008)
Ciudad de celebración: Newcastle, Reino Unido,
Fecha de celebración: 07/04/2008
Francisco Gilabert Villamon; SIMONE MEDARDONI; DAVIDE BERTOZZI; LUCA BENINI; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the 2nd IEEE International Symposium on Networks-on-Chip (NoCS 2008)". pp. 107 - 116. IEEE Computer Society, ISSN 978-0-7695-3098-7
- 98 Título del trabajo:** Exploiting Wiring Resources on Interconnection Network: Increasing Path Diversity
Nombre del congreso: 16th Euromicro Conference on Parallel, Distributed and Network-based Processing (PDP 2008)
Ciudad de celebración: Toulouse, Francia,
Fecha de celebración: 13/02/2008
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the 16th Euromicro Conference on Parallel, Distributed and Network-based Processing". pp. 20 - 29. IEEE Computer Society, ISSN 0-7695-3089-3
- 99 Título del trabajo:** BPS: A Bufferless Switching Technique for NoCs
Nombre del congreso: 2nd Workshop on Interconnection Network Architectures: On-Chip, Multi-Chip (INA-OCMC 2008)
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 27/01/2008
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Handouts of HiPEAC NoE". pp. 10 - 15. HiPEAC NoE,
- 100 Título del trabajo:** Towards an Implementation-Aware Transaction-Level Modeling of On-Chip Networks for Fast and accurate Topology Exploration
Nombre del congreso: 2nd Workshop on Interconnection Network Architectures: On-Chip, Multi-Chip (INA-OCMC 2008)
Ciudad de celebración: Goteborg, Suecia,
Fecha de celebración: 27/01/2008
SIMONE MEDARDONI; Francisco Gilabert Villamon; DAVIDE BERTOZZI; María Engracia Gómez Requena; Pedro Juan López Rodríguez. "Handouts of HiPEAC NoE". pp. 0 - 1. HiPEAC NoE,
- 101 Título del trabajo:** Deterministic Routing Algorithm for Fat-Trees
Nombre del congreso: XVIII Jornadas de Paralelismo
Ciudad de celebración: Zaragoza, España,
Fecha de celebración: 12/09/2007
Francisco Gilabert Villamon; Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las XVIII Jornadas de Paralelismo, junto CEDI 2007". pp. 407 - 414. Servicio Publicaciones Universidad de Zaragoza, ISSN 978-84-9732-593-6
- 102 Título del trabajo:** Performance Analysis of Multidimensional Topologies for NoC
Nombre del congreso: 3rd International Summer School on Advanced Computer Architecture and Compilation for Embedded Systems (ACACES 2007)
Ciudad de celebración: L'Aquila, Italia,
Fecha de celebración: 15/07/2007
Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of ACACES 2007". pp. 4 - 7. HiPEAC NoE, ISSN 9789038211275

- 103 Título del trabajo:** Deterministic versus Adaptive Routing in Fat-Trees
Nombre del congreso: Workshop on Communication Architecture for Clusters (CAC 2007)
Ciudad de celebración: Long Beach, Estados Unidos,
Fecha de celebración: 26/03/2007
Crispín Gómez Requena; Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the International Parallel and Distributed Processing Symposium". pp. 50 - 66. IEEE Computer Society, ISSN 1-4244-0909-8
- 104 Título del trabajo:** A Dynamic and Compact Fault-Tolerant Strategy for Fat-tree
Nombre del congreso: IFIP International Conference on Network and Parallel Computing (NPC 2006)
Ciudad de celebración: Tokio, Japón,
Fecha de celebración: 04/10/2006
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the 2006 IFIP International Conference on Network and Parallel Computing". pp. 166 - 170. The International Federation for Information Processing, ISSN pendent
- 105 Título del trabajo:** FT2EI: A Compact Fault-Tolerant Routing Strategy for Fat-trees with Exclusion Intervals
Nombre del congreso: XVII Jornadas de Paralelismo
Ciudad de celebración: Albacete, España,
Fecha de celebración: 18/09/2006
Crispín Gómez Requena; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas". pp. 157 - 162. Universidad de Castilla La Mancha - Albacete, ISSN 84-690-0551-0
- 106 Título del trabajo:** How does the selection function impact performance on fat-trees?
Nombre del congreso: XVII Jornadas de Paralelismo
Ciudad de celebración: Albacete, España,
Fecha de celebración: 18/09/2006
Francisco Gilabert Villamon; María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas". pp. 163 - 168. Universidad de Castilla La Mancha - Albacete, ISSN 84-690-0551-0
- 107 Título del trabajo:** An Effective Routing Strategy for Direct Interconnection Networks
Nombre del congreso: XVI Jornadas de Paralelismo (JP 2005)
Ciudad de celebración: Granada, España,
Fecha de celebración: 16/09/2005
María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas del CEDI 2005". pp. 165 - 172. Thomson Paraninfo, ISSN 84-9732-430-7
- 108 Título del trabajo:** A Memory-Effective Fault-Tolerant Routing Strategy for Direct Interconnection Networks
Nombre del congreso: 4th International Symposium on Parallel and Distributed Computing
Ciudad de celebración: Lille, Francia,
Fecha de celebración: 06/07/2005
María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the 4th International Symposium on Parallel and Distributed Computing". pp. 341 - 348. IEEE Computer Society, ISSN 0-7695-2434-6
- 109 Título del trabajo:** A Memory-Effective Routing Strategy for regular Interconnection Networks
Nombre del congreso: 19th International Parallel and Distributed Processing Symposium (IPDPS)
Ciudad de celebración: Denver, Estados Unidos,
Fecha de celebración: 04/04/2005



María Engracia Gómez Requena; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the International Parallel and Distributed Processing Symposium". pp. 1 - 9. IEEE Computer Society, ISSN 0-7695-2312-9

110 Título del trabajo: An Efficient Fault-Tolerant Methodology for Direct Interconnection Networks

Nombre del congreso: XV Jornadas de Paralelismo

Ciudad de celebración: Almeria, España,

Fecha de celebración: 17/09/2004

María Engracia Gómez Requena; José Flich Cardo; Antonio Robles Martínez; Pedro Juan López Rodríguez; José Francisco Duato Marín; NILS AGNE NORDBOTTEN; Tor Skeie; OLAV LYSNE. "Actas de las XV Jornadas de Paralelismo". pp. 283 - 288. Servicio Publicaciones Universidad de Almeria, ISSN 84-8240-714-7

111 Título del trabajo: An Effective Fault-Tolerant Routing Methodology for Direct Networks

Nombre del congreso: 2004 International Conference on Parallel Processing (ICPP 2004)

Ciudad de celebración: Montreal, Quebec, Canada,

Fecha de celebración: 15/08/2004

María Engracia Gómez Requena; José Flich Cardo; Pedro Juan López Rodríguez; Antonio Robles Martínez; José Francisco Duato Marín; NILS AGNE NORDBOTTEN; OLAV LYSNE; Tor Skeie. "Proceedings of ICPP 2004". pp. 222 - 231. IEEE Computer Society, ISSN 0-7695-2197-5

112 Título del trabajo: Líneas de Investigación en Tolerancia a Fallos

Nombre del congreso: XIV Jornadas de Paralelismo

Ciudad de celebración: Madrid, España,

Fecha de celebración: 17/09/2003

JOSÉ MIGUEL MONTAÑANA ALIAGA; María Engracia Gómez Requena; Antonio Robles Martínez; José Flich Cardo; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las XIV Jornadas de Paralelismo". pp. 425 - 430. Universidad Carlos III de Madrid, ISSN 84-89315-34-5

113 Título del trabajo: A Methodology to Reduce HOL Blocking in InfiniBand Networks

Nombre del congreso: 17th International Parallel and Distributed Processing Symposium (IPDPS)

Ciudad de celebración: Niza, Francia,

Fecha de celebración: 26/04/2003

María Engracia Gómez Requena; José Flich Cardo; Antonio Robles Martínez; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Proceedings of the International Parallel and Distributed Processing Symposium". pp. 1 - 9. IEEE Computer Society, ISSN 0-7695-1926-1

114 Título del trabajo: Performance Evaluation of InfiniBand Networks with I/O Traces

Nombre del congreso: XIII Jornadas de Paralelismo

Ciudad de celebración: Lérida, España,

Fecha de celebración: 11/09/2002

María Engracia Gómez Requena; José Flich Cardo; Antonio Robles Martínez; Pedro Juan López Rodríguez; José Francisco Duato Marín. "Actas de las XIII Jornadas de Paralelismo". pp. 341 - 346. Ediciones de la Universitat de Lleida, ISSN 84-8409-159-7

115 Título del trabajo: Characterizing Temporal Locality in I/O Workload

Nombre del congreso: 2002 International Symposium on Performance Evaluation of Computer and Telecommunication Systems (SPECTS 2002)

Ciudad de celebración: San Diego, Estados Unidos,

Fecha de celebración: 18/07/2002

María Engracia Gómez Requena; Vicente Santonja Gisbert. "Proceedings". pp. 232 - 239. Mohammad S. Obaidat, Franco Davoli, Ibrahim Onyuksel y Raffaele Bolla, ISSN 1-56555-252-0

- 116 Título del trabajo:** Una nueva aproximación al modelado y generación sintética de carga de acceso a disco
Nombre del congreso: XII Jornadas de Paralelismo
Ciudad de celebración: Valencia, España,
Fecha de celebración: 03/09/2001
María Engracia Gómez Requena; Vicente Santonja Gisbert. "Actas de las XII Jornadas de Paralelismo". pp. 39 - 44. Editorial de la UPV, ISSN 84-9705-043-6
- 117 Título del trabajo:** Herramienta de Análisis del Tráfico de Acceso a un Servidor Web
Nombre del congreso: International Workshop on Multimedia Applications (Intermedia 2001)
Ciudad de celebración: Valencia, España,
Fecha de celebración: 02/05/2001
María Engracia Gómez Requena; Vicente Santonja Gisbert. "Proceedings". pp. 19 - 29. Universidad Politécnica de Valencia, ISSN 84-9705-049-5
- 118 Título del trabajo:** On the impact of workload burstiness on disk performance
Nombre del congreso: 3rd Workshop on Workload Characterization (WWC 2000)
Ciudad de celebración: Austin, Estados Unidos,
Fecha de celebración: 16/09/2000
María Engracia Gómez Requena; Vicente Santonja Gisbert. "Proceedings of the 3rd Workshop on workload characterization". pp. 61 - 70. IEEE Computer Society,
- 119 Título del trabajo:** A new approach in the modeling and generation of synthetic disk workload
Nombre del congreso: 8th International Symposium on Modeling, Analysis and Simulation of Computer and Telecommunication Systems (MASCOTS 2000)
Ciudad de celebración: San Francisco, Estados Unidos,
Fecha de celebración: 29/08/2000
María Engracia Gómez Requena; Vicente Santonja Gisbert. "Proceedings of the 8th International Symposium on Modeling, analysis and simulation of computer and telecommunication systems". pp. 199 - 206. IEEE Computer Society Press, ISSN 0-7695-0728-X
- 120 Título del trabajo:** A new approach in the analysis and modeling of disk access patterns
Nombre del congreso: 2000 IEEE International Symposium on Performance Analysis of Systems and Software
Ciudad de celebración: Austin, Texas, Estados Unidos,
Fecha de celebración: 24/04/2000
María Engracia Gómez Requena; Vicente Santonja Gisbert. "Proceedings of the 2000 IEEE International Symposium on Performance Analysis of Systems and Software". pp. 172 - 177. IEEE Computer Society Press, ISSN 0-7803-6418-X
- 121 Título del trabajo:** Analysis of self-similarity in I/O workload using structural modeling
Nombre del congreso: 7th International Symposium on Modeling, Analysis and Simulation of Computer and Telecommunication Systems (MASCOTS 1999)
Ciudad de celebración: College Park, Estados Unidos,
Fecha de celebración: 24/10/1999
María Engracia Gómez Requena; Vicente Santonja Gisbert. "Proceedings of the 7th International Symposium on Modeling, analysis and simulation of computer and telecommunication systems". pp. 234 - 242. IEEE Computer Society, ISSN 0-7695-0381-0
- 122 Título del trabajo:** Self-Similarity in Input/Output Workload: Analysis and Modeling
Nombre del congreso: 1st Workshop on Workload Characterization (WWC 98)
Ciudad de celebración: Dallas, Estados Unidos,



Fecha de celebración: 29/11/1998

María Engracia Gómez Requena; Vicente Santonja Gisbert. "Workload Characterization: Methodology and Case Studies". pp. 63 - 71. IEEE Computer Society,

123 Título del trabajo: Construcción y simulación de un modelo de colas para matrices de discos con arquitectura híbrida

Nombre del congreso: IX Jornadas de Paralelismo

Ciudad de celebración: Donostia, España,

Fecha de celebración: 02/09/1998

Xavier Molero Prieto; Vicente Santonja Gisbert; Marina Alonso Díaz; María Engracia Gómez Requena. "IX Jornadas de Paralelismo". pp. 49 - 56. Universidad del País Vasco,

124 Título del trabajo: Mejora de la productividad del disco examinando los periodos de inactividad

Nombre del congreso: III Jornadas de Informática

Ciudad de celebración: Puerto de Santa María, España,

Fecha de celebración: 30/10/1997

Vicente Santonja Gisbert; María Engracia Gómez Requena; Marina Alonso Díaz; Xavier Molero Prieto. "Actas de las III Jornadas de Informática". pp. 311 - 320. Asoc.española de Informática y Automática, ISSN 84-8498-463-X

125 Título del trabajo: WinNet: Una herramienta docente para la especificación y resolución de redes de colas

Nombre del congreso: III Jornadas de Informática

Ciudad de celebración: Puerto de Santa María, España,

Fecha de celebración: 30/10/1997

Vicente Santonja Gisbert; Xavier Molero Prieto; Marina Alonso Díaz; María Engracia Gómez Requena. "Actas de las III Jornadas de Informática". pp. 321 - 330. Asoc.española de Informática y Automática, ISSN 84-8498-463-X

Gestión de I+D+i y participación en comités científicos

Comités científicos, técnicos y/o asesores

1 Título del comité: 48th International Symposium on Computer Architecture (ISCA 2021). Tipo participación: Miembro del comité de organización

Fecha de inicio: 2021

2 Título del comité: 48th International Symposium on Computer Architecture (ISCA 2021). Tipo participación: Miembro del comité científico

Fecha de inicio: 2021

3 Título del comité: International Conference on High Performance Computing & Simulation (HPCS 2019). Tipo participación: Miembro del comité científico

Fecha de inicio: 2019

4 Título del comité: 4th Workshop on Performance and Scalability of Storage Systems (WOPSSS 2019). Tipo participación: Miembro del comité científico

Fecha de inicio: 2019

5 Título del comité: 5th IEEE International Workshop on High-Performance Interconnection Networks in the Exascale and Big-Data Era (HiPINEB 2019). Tipo participación: Miembro del comité científico

Fecha de inicio: 2019

- 6 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2018).
Tipo participación: Miembro del comité científico
Fecha de inicio: 2018
- 7 Título del comité:** 4th International Workshop on Modeling and Simulation of Parallel and Distributed Systems (MSPDS 2018). **Tipo participación:** Miembro del comité de organización
Fecha de inicio: 2018
- 8 Título del comité:** 3rd Workshop On Performance and Scalability of Storage Systems (WOPSSS 2018).
Tipo participación: Miembro del comité científico
Fecha de inicio: 2018
- 9 Título del comité:** 4th IEEE International Workshop on High-Performance Interconnection Networks in the Exascale and Big-Data Era (HiPINEB 2018). **Tipo participación:** Miembro del comité científico
Fecha de inicio: 2018
- 10 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2017).
Tipo participación: Miembro del comité científico
Fecha de inicio: 2017
- 11 Título del comité:** Third International Workshop on Modeling and Simulation of Parallel and Distributed Systems (MSPDS 2017). **Tipo participación:** Miembro del comité de organización
Fecha de inicio: 2017
- 12 Título del comité:** 2nd Workshop On Performance and Scalability of Storage Systems (WOPSSS 2017).
Tipo participación: Miembro del comité científico
Fecha de inicio: 2017
- 13 Título del comité:** 3rd IEEE International Workshop on High-Performance Interconnection Networks in the Exascale and Big-Data Era (HiPINEB 2017). **Tipo participación:** Miembro del comité científico
Fecha de inicio: 2017
- 14 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. **Tipo participación:** Comité de edición. ISSN: 1744-5760
Fecha de inicio: 2016
- 15 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2016).
Tipo participación: Miembro del comité de programa
Fecha de inicio: 2016
- 16 Título del comité:** Workshop On Performance and Scalability of Storage Systems (WOPSSS 2016). **Tipo participación:** Miembro del comité de programa
Fecha de inicio: 2016
- 17 Título del comité:** International Workshop on Modeling and Simulation of Parallel and Distributed Systems (MSPDS 2016). **Tipo participación:** Miembro del comité de organización
Fecha de inicio: 2016
- 18 Título del comité:** 2nd IEEE International Workshop on High-Performance Interconnection Networks Towards the Exascale and Big-Data Era (HiPINEB 2016). **Tipo participación:** Miembro del comité de programa



Fecha de inicio: 2016

- 19 Título del comité:** Euro-Par 2015: Parallel Processing Workshops - Euro-Par 2015 International Workshops, Vienna, Austria, August 24-25, 2015, Revised Selected Papers. Lecture Notes in Computer Science 9523. Tipo participación: Desconocido
Fecha de inicio: 2015
- 20 Título del comité:** Lecture Notes in Computer Science . Tipo participación: Comité de edición. ISSN: 0302-9743
Fecha de inicio: 2015
- 21 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. Tipo participación: Comité de edición. ISSN: 1744-5760
Fecha de inicio: 2015
- 22 Título del comité:** 1st IEEE International Workshop on High-Performance Interconnection Networks Towards the Exascale and Big-Data Era (HiPINEB 2015). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2015
- 23 Título del comité:** 18th Euromicro Conference on Digital System Design (DSD 2015). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2015
- 24 Título del comité:** Fourth International Workshop on On-chip memory hierarchies and interconnects: organization, management and implementation (OMHI 2015). Tipo participación: Miembro del comité de organización
Fecha de inicio: 2015
- 25 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2015). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2015
- 26 Título del comité:** International Workshop on Modeling and Simulation of Parallel Systems (MSPS 2015). Tipo participación: Miembro del comité de organización
Fecha de inicio: 2015
- 27 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. Tipo participación: Comité de edición. ISSN: 1744-5760
Fecha de inicio: 2014
- 28 Título del comité:** 17th Euromicro Conference on Digital System Design (DSD 2014). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2014
- 29 Título del comité:** 16th IEEE International Conference on High Performance Computing and Communications (HPCC 2014). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2014
- 30 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2014). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2014

- 31 Título del comité:** Computer Communications and Packet Networks. Tipo participación: Desconocido
Fecha de inicio: 2013
- 32 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. Tipo participación: Editor jefe. ISSN: 1744-5760
Fecha de inicio: 2013
- 33 Título del comité:** 15th IEEE International Conference on High Performance Computing and Communications (HPCC 2013). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2013
- 34 Título del comité:** Special Session Multicore System: Design and Applications (MSDA 2013). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2013
- 35 Título del comité:** 16th Euromicro Conference on Digital System Design (DSD 2013). Tipo participación: Miembro del comité científico
Fecha de inicio: 2013
- 36 Título del comité:** Second International Workshop on On-chip memory hierarchies and interconnects: organization, management and implementation (OMHI2013). in conjunction with Euro-Par 2013. Tipo participación: Miembro del comité de organización
Fecha de inicio: 2013
- 37 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2013). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2013
- 38 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. Tipo participación: Editor jefe. ISSN: 1744-5760
Fecha de inicio: 2012
- 39 Título del comité:** 15th Euromicro Conference on Digital System Design (DSD 2012). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2012
- 40 Título del comité:** 1st International Workshop on On-chip memory hierarchies and interconnects: organization, management and implementation (OMHI 2012). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2012
- 41 Título del comité:** 1st International Workshop on On-chip memory hierarchies and interconnects: organization, management and implementation (OMHI 2012). Tipo participación: Miembro del comité de organización
Fecha de inicio: 2012
- 42 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2012). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2012



- 43 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. Tipo participación: Editor jefe. ISSN: 1744-5760
Fecha de inicio: 2011
- 44 Título del comité:** ACM/IEEE Symposium on Architectures for Networking and Communications Systems (ANCS 2011). Tipo participación: Miembro del comité de organización
Fecha de inicio: 2011
- 45 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2011). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2011
- 46 Título del comité:** International Journal of Parallel Emergent and Distributed Systems. Tipo participación: Editor jefe. ISSN: 1744-5760
Fecha de inicio: 2010
- 47 Título del comité:** XXI Jornadas de Paralelismo. Tipo participación: Presidente del comité de programa
Fecha de inicio: 2010
- 48 Título del comité:** International Conference on High Performance Computing & Simulation (HPCS 2010). Tipo participación: Miembro del comité de programa
Fecha de inicio: 2010
- 49 Título del comité:** XII Jornadas de Paralelismo. Tipo participación: Miembro del comité de organización
Fecha de inicio: 2001
- 50 Título del comité:** 2001 International Conference on Parallel Processing (ICPP 2001). Tipo participación: Miembro del comité de organización
Fecha de inicio: 2001
- 51 Título del comité:** International Workshop on multimedia applications - intermedia 2001. Tipo participación: Miembro del comité de organización
Fecha de inicio: 2001
- 52 Título del comité:** High Performance Computing Symposium (HPCS 1999). Tipo participación: Miembro del comité científico
Fecha de inicio: 1999



Otros méritos

Estancias en centros de I+D+i públicos o privados

Entidad de realización: HEWLETT-PACKARD LABORATORIES

Ciudad entidad realización: PALO ALTO, Estados Unidos de América

Fecha de inicio: 01/01/1999

Duración: 3 meses

Premios, menciones y distinciones

- 1 Descripción:** Best paper award
Entidad concesionaria: 23rd IEEE International Conference on High Performance Computing (HiPC 2016)
Fecha de concesión: 19/12/2016
- 2 Descripción:** Accesit en el VI certamen "VALENCIA IDEA 2012", categoría de Tecnologías de la Información y la Comunicación (TIC);
Entidad concesionaria: Ayuntamiento de Valencia
Fecha de concesión: 22/10/2012
- 3 Descripción:** HiPEAC Paper Award
Entidad concesionaria: HiPeac Network of Excellence
Fecha de concesión: 30/01/2012
- 4 Descripción:** Best paper award
Entidad concesionaria: 14th International Euro-Par Conference Parallel Processing
Fecha de concesión: 29/08/2008
- 5 Descripción:** Best paper award
Entidad concesionaria: 5th International Symposium on Parallel and Distributed Processing and Applications, ISPA 2007
Fecha de concesión: 29/08/2007
- 6 Descripción:** Best paper award
Entidad concesionaria: 9th International Parallel and Distributed Processing Symposium (IPDPS 2005)
Fecha de concesión: 04/04/2005

Períodos de actividad investigadora

Nº de tramos reconocidos: 4

Entidad acreditante: Comisión Nacional Evaluadora de la Actividad Investigadora (CNEAI)

Acreditaciones/reconocimientos obtenidos

Descripción: Quinquenios

Nº de tramos reconocidos: 5

Resumen de otros méritos

- 1 Descripción del mérito:** Participación en la Mesa Redonda Experiencias de Adaptación para la Convergencia Europea. Experiencias en la UPV, Mayo 2006
- 2 Descripción del mérito:** Como Gestora para la Adaptación al EEES y Subdirectora de Innovación Docente (2001-2006) en la Escuela Técnica Superior de Informática Aplicada:
 - Puesta en Marcha de Grupo Piloto
 - Metodología y herramienta para la medición de la carga de trabajo de alumnos y profesores
 - Participación en la Mesa Redonda Experiencias de Adaptación para la Convergencia Europea. Experiencias en la UPV, Mayo 2006
 - Coordinadora del Programa de Acción Tutorial (PATU) desde 2001 a 2006
- 3 Descripción del mérito:** Financiación obtenida:
 - Contratos predoctorales (directora). Joan Valls. Contratado Programa FPI de la UPV. Fecha: 1/03/2014 hasta 28/02/2017. Subvención 1142 euros mensuales
 - Estancias en universidades extranjeras:
 - Francisco Gilabert (predoctoral). Host: Davide Bertozzi, Universidad de Ferrara Fecha: 19/9/2014 hasta 23/12/2014. Financiada por HiPEAC Network of Excellence IST-217068, 7th Framework Programme
 - Crispín Gómez (predoctoral). Host: Davide Bertozzi, Universidad de Ferrara Fecha: 15/4/2010 hasta 17/7/2010. Financiada por HiPEAC Network of Excellence, IST-217068, 7th Framework Programme
 - Roberto Peñaranda (predoctoral). Host: Olav Lysne, Simula Labs, Oslo Fecha: 1/9/2015 hasta 2/12/2015. Financiada por HiPEAC Network of Excellence IST-287759, 7th Framework Programme
- 4 Descripción del mérito:** Participación en tribunales de tesis:
 - Gaspar Mora Porta. Universidad Politècnica de València. 16/01/2009
 - Blas Antonio Cuesta Saéz. Universidad Politècnica de València. 24/06/2009
 - Carles Hernández Luz. Universidad Politècnica de València. 12/07/2012
 - Antoni Roca Pérez. Universidad Politècnica de València. 12/07/2012
 - Alejandro Valero Bresó. Universidad Politècnica de València. 16/09/2013
 - Jesús Escudero Sahuquillo. Universidad de Castilla la Mancha. 14/11/2011
 - Antonio Villar Ortiz. Universidad de Castilla la Mancha. 25/01/2012
 - Bartosz Bogdanki. Universidad de Oslo. 12/08/2014
- 5 Descripción del mérito:** Miembro de la Comisión Permanente del DISCA desde el 20 mayo de 2014 hasta el 6 de mayo de 2016
- 6 Descripción del mérito:** Responsable Unidad Docente de Arquitectura de Computadores Departamento de Informática de Sistemas y Computadores Mayo 2014- Mayo 2016.



- 7 Descripción del mérito:** Participación en el Plan de Acción para la Convergencia (PACE) de la E.T.S. Informática Aplicada. Curso 2008-2009
- 8 Descripción del mérito:** Miembro del Grupo de Innovación Docente de la UPV. Curso 2007-2008
- 9 Descripción del mérito:** PREMIO BANCAJA 2004 a la dirección de uno de los mejores proyectos fin de carrera en prácticas en empresa de la UPV. Premio dotado económicamente para el proyectando, director, y tutor en la empresa:
- Diego Adrian Solier Fernández, Gestión Electrónica de Cheques y Cuentas Bancarias para una Empresa de Sector Transitario. 20/09/04.
- 10 Descripción del mérito:** Revisor habitual / miembro del PC de congresos y revistas:
- ISCA 2001, IPDPS 2009, IPDPS 2011 ICCD 2011, HPCS 2015, DSD 2012- 2015, etc.
- IEEE TC, IEEE TPDS, CAL, SUPE, ParCO, CCPE, JPCD, JSA, etc.
- 11 Descripción del mérito:** Premio HIPEAC a publicación en congreso:
- Blas Cuesta, Alberto Ros, María Engracia Gómez, Antonio Robles, José Duato, Increasing the effectiveness of directory caches by deactivating coherence for private memory blocks. 38th International Symposium on Computer Architecture (ISCA 2011), June 4-8, 2011, San Jose, CA, USA.
- 12 Descripción del mérito:** Best Paper Awards (4):
- María Engracia Gómez, Pedro López, José Duato, A Memory-Effective Routing Strategy for Regular Interconnection Networks. 19th International Parallel and Distributed Processing Symposium (IPDPS 2005), 4-8 April 2005, Denver.
 - Crispín Gómez Requena, María Engracia Gómez, Pedro López, José Duato. An Efficient Fault-Tolerant Routing Methodology for Fat-Tree Interconnection Networks. 5th International Symposium on Parallel and Distributed Processing and Applications, ISPA 2007, Niagara Falls, Canada, August 29-31, 2007.
 - Crispín Gómez Requena, María Engracia Gómez, Pedro López, José Duato. Reducing Packet Dropping in a Bufferless NoC. 14th International Euro-Par Conference Parallel Processing, Las Palmas de Gran Canaria, Spain, August 26-29, 2008.
 - Joan Valls, María Engracia Gómez Requena, Alberto Ros Bardisa, Julio Sahuquillo Borrás, A Directory Cache with Dynamic Private-Shared Partitioning, 23rd IEEE International Conference on High Performance Computing (HiPC 2016), Hyderabad, India, December 19-22, 2016.
- 13 Descripción del mérito:** Revisora para la Comisión Europea del proyecto H2020 NextGenIO: Julio 2016, Octubre 2017
- 14 Descripción del mérito:** Profesora tutora del Programa de Acción Tutorial de la Escuela Técnica Superior de Informática Aplicada desde 2001 a 2015
- 15 Descripción del mérito:** Coordinadora del Programa de Acción Tutorial (PATU) desde 2001 a 2006 en la Escuela Técnica Superior de Informática Aplicada



- 16 Descripción del mérito:** Premio al artículo de la red de excelencia de la Comisión Europea HiPeac
- 17 Descripción del mérito:** Premio Accesit Valencia Idea 12. Categoría Tecnología de la Información y las Comunicaciones
- 18 Descripción del mérito:** Revisora para la Comisión Europea del proyecto PATHFINDER-Open project PHOQUSING - 899544- dentro del programa H2020. Primera revisión del proyecto. 13 October 2021. 2021
- 19 Descripción del mérito:** Vocal del comité asesor de la Comisión Nacional Evaluadora de la Actividad Investigadora para el Campo 6.2. 2021
- 20 Descripción del mérito:** Expertos para asesorar al Pleno de la Comisión Nacional Evaluadora de la Actividad Investigadora en los informes sobre los recursos de alzada en relación con las solicitudes de evaluación de la actividad investigadora de la convocatoria del año 2018. Campo 08. 2020
- 21 Descripción del mérito:** Vocal del comité asesor de la Comisión Nacional Evaluadora de la Actividad Investigadora para el Campo 6.2. 2020
- 22 Descripción del mérito:** Revisora para la Comisión Europea del proyecto H2020 NextGenIO: noviembre 2019. 2019
- 23 Descripción del mérito:** Revisora para la Comisión Europea del proyecto H2020 NextGenIO: diciembre 2018. 2018
- 24 Descripción del mérito:** Revisora para la Comisión Europea del proyecto H2020 NextGenIO: octubre 2017. 2017
- 25 Descripción del mérito:** Revisora para la Comisión Europea del proyecto H2020 NextGenIO: Julio 2016. 2016
- 26 Descripción del mérito:** Revisora de la revista Journal of Parallel and Distributed Computing. 2010
- 27 Descripción del mérito:** Revisora de la revista Transactions on Parallel and Distributed Systems. 2010
- 28 Descripción del mérito:** Revisora del International Conference on High Performance Computing & Simulation. 2010
- 29 Descripción del mérito:** Revisora de la revista Journal of Parallel and Distributed Computing. 2009



- 30 Descripción del mérito:** Revisora de la revista Parallel Computing. 2009
- 31 Descripción del mérito:** Revisora del "International Parallel and Distributed Processing Symposium" (IPDPS 03). 2002
- 32 Descripción del mérito:** Revisora del "International Parallel and Distributed Processing Symposium" (IPDPS 03). 2002
- 33 Descripción del mérito:** Revisora del Eighth International Symposium on Modeling, Analysis and Simulation of Computer and Telecommunication Systems (MASCOTS 2000). 2000